

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

日 本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application: 2000年11月27日

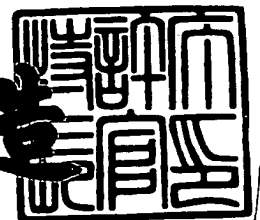
出 願 番 号
Application Number: 特願2000-360280

出 願 人
Applicant (s): 三菱電機株式会社

2000年12月15日

特許庁長官
Commissioner,
Patent Office

及 川 耕 造



出証番号 出証特2000-31049(9)

【書類名】 特許願

【整理番号】 527638JP01

【提出日】 平成12年11月27日

【あて先】 特許庁長官殿

【国際特許分類】 H04L 12/40
G06F 13/00

【発明者】

【住所又は居所】 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社
社内

【氏名】 鈴木 健司

【発明者】

【住所又は居所】 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社
社内

【氏名】 牛尾 裕介

【発明者】

【住所又は居所】 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社
社内

【氏名】 茅野 眞一郎

【発明者】

【住所又は居所】 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社
社内

【氏名】 仲井 勘

【特許出願人】

【識別番号】 000006013

【氏名又は名称】 三菱電機株式会社

【代理人】

【識別番号】 100089118

【弁理士】

【氏名又は名称】 酒井 宏明

【手数料の表示】

【予納台帳番号】 036711

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9803092

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 周期制御同期システム

【特許請求の範囲】

【請求項 1】 ネットワークに接続された 1 以上のコントローラと前記ネットワークに接続された 1 以上のデバイスとの間の周期制御の同期をとる周期制御同期システムにおいて、

前記コントローラおよび前記デバイスは、

前記ネットワークを介して制御されるグローバルタイマと、

前記グローバルタイマが示すグローバル時間を用いて前記周期制御の同期タイミングを生成して該周期制御の同期をとることを特徴とする周期制御同期システム。

【請求項 2】 前記コントローラのグローバルタイマをマスタグローバルタイマに設定し、

前記デバイスのグローバルタイマをスレーブグローバルタイマに設定し、

前記コントローラは、前記マスタグローバルタイマが示すグローバル時間を用いた同期タイミング時間を周期転送パケットとして前記デバイスに送信する送信手段を備え、

前記デバイスは、送信手段が送信した周期転送パケットの同期タイミング時間と前記スレーブグローバルタイマが示すグローバル時間とを用いて周期制御を行う周期制御手段を備えたことを特徴とする周期制御同期システム。

【請求項 3】 前記デバイスは、

当該デバイス自体の動作周期を制御する動作周期タイマと、

前記動作周期タイマが示す同期タイミング時に、当該デバイスのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該動作周期タイマを補正する補正手段と、

をさらに備えたことを特徴とする請求項 1 に記載の周期制御同期システム。

【請求項 4】 前記補正手段は、

前記時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、

前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うことを特徴とする請求項 3 に記載の周期制御同期システム。

【請求項 5】 前記コントローラは、

当該コントローラ自体の制御周期を制御する制御周期タイマと、

前記制御周期タイマが示す同期タイミング時に、当該コントローラのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた時間差をもとに前記制御周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該制御周期タイマを補正する補正手段と、

をさらに備えたことを特徴とする請求項 1 に記載の周期制御同期システム。

【請求項 6】 前記補正手段は、

前記時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、

前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記制御周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記制御周期タイマを補正しない制御を行うことを特徴とする請求項 5 に記載の周期制御同期システム。

【請求項 7】 ネットワークに接続された 1 以上のコントローラと前記ネットワークに接続された 1 以上のデバイスとの間の周期制御の同期をとる周期制御同期システムにおいて、

前記コントローラは、

前記ネットワークを介して制御される第 1 のグローバルタイマと、

前記周期制御の制御周期を制御する制御周期タイマと、

前記第 1 のグローバルタイマが示すグローバル時間を用いて前記制御周期タイマが指定した前記周期制御の同期タイミングを示すタイムスタンプを周期転送パケットに付加するタイムスタンプ付加手段と、

前記タイムスタンプが付加された前記周期転送パケットを前記デバイスに送信する送信手段と、

を備え、

前記デバイスは、

前記ネットワークを介して制御される第 2 のグローバルタイマと、

前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させる周期制御手段と、
を備えたことを特徴とする周期制御同期システム。

【請求項 8】 前記コントローラは、

前記第 1 のグローバルタイマのグローバル時間をラッチし、このラッチしたグローバル時間を保持するラッチ手段を備え、

前記制御周期タイマは、

当該制御周期タイマが指定した周期制御の同期タイミング時に、前記ラッチ手段に前記第 1 のグローバルタイマのグローバル時間をラッチさせ、

前記タイムスタンプ付加手段は、

前記ラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加する

ことを特徴とする請求項 7 に記載の周期制御同期システム。

【請求項 9】 前記デバイスは、

当該デバイス自体の動作周期を制御する動作周期タイマと、

前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間とを比較する比較手段と、

前記動作周期タイマが示す同期タイミング時に、前記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差を求め、この時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求め、前記動作周期タイマを補正する補正手段と、

を備えたことを特徴とする請求項 7 または 8 に記載の周期制御同期システム。

【請求項 10】 前記補正手段は、

前記時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、

前記時間差が所定の許容範囲内である場合、前記タイム補正值あるいは前記タイム周期補正值をもとに前記動作周期タイムを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイムを補正しない制御を行うことを特徴とする請求項 9 に記載の周期制御同期システム。

【請求項 1 1】 前記デバイスは、

当該デバイス自体の動作周期を制御する動作周期タイムと、

前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイムが示すグローバル時間とを比較する比較手段と、

前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイムが示すグローバル時間が達したとき、前記動作周期タイムをリセットする補正手段と、

を備えたことを特徴とする請求項 7 または 8 に記載の周期制御同期システム。

【請求項 1 2】 前記補正手段は、

前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイムが示すグローバル時間が達するまでに、前記動作周期タイムが示す同期タイミングに達した場合に該動作周期タイムをリセットし、その後前記タイムスタンプが示す周期制御の同期タイミング時間が前記第 2 のグローバルタイムが示すグローバル時間と同一または越えた場合に、再び前記動作周期タイムをリセットすることを特徴とする請求項 1 1 に記載の周期制御同期システム。

【請求項 1 3】 前記補正手段は、

前記動作周期タイムが示す同期タイミング時に前記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイムが示すグローバル時間との時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、

前記時間差が所定の許容範囲内でない場合、前記動作周期タイムを補正しない制御を行うことを特徴とする請求項 1 1 に記載の周期制御同期システム。

【請求項 1 4】 前記補正手段は、

前記タイムスタンプが示す周期制御の同期タイミング時における前記動作周期

タイマの値を求めて該動作周期タイマのタイマ周期補正值を求め、あるいは動作周期タイマが示す同期タイミング時において、前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差から前記動作周期タイマのタイマ周期補正值を求め、該タイマ周期補正值をもとに前記動作周期タイマを補正することを特徴とする請求項 1 1 または 1 2 に記載の周期制御同期システム。

【請求項 1 5】 第 1 および第 2 のネットワークに接続されたコントローラと、前記第 1 のネットワークに接続された 1 以上のデバイスおよび前記第 2 のネットワークに接続された 1 以上のデバイスとの間の周期制御の同期をとる周期制御同期システムにおいて、

前記コントローラは、

前記第 1 のネットワークを介して制御される第 1 のグローバルタイマと、

前記第 2 のネットワークを介して制御される第 2 のグローバルタイマと、

当該周期制御同期システムの周期制御の制御周期を制御する制御周期タイマと

前記第 1 および第 2 のネットワークに周期的に送信される周期転送パケットに、前記制御周期タイマによって指定された前記周期制御の同期タイミングを示すタイムスタンプを第 1 および第 2 のグローバルタイマが示すグローバル時間を用いてそれぞれ付加するタイムスタンプ付加手段と、

前記タイムスタンプが付加された周期転送パケットを、対応する第 1 のネットワークに接続された 1 以上のデバイスに送信する第 1 の送信手段と、

前記タイムスタンプが付加された周期転送パケットを、対応する第 2 のネットワークに接続された 1 以上のデバイスに送信する第 2 の送信手段と、

を備え、

前記第 1 および第 2 のネットワークに接続された 1 以上のデバイスは、

前記第 1 および第 2 のネットワークを介してそれぞれ制御される第 3 のグローバルタイマと、

前記第 1 および第 2 の送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 3 のグローバルタイマが示すグロ

ーバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させる周期制御手段と、

を備えたことを特徴とする周期制御同期システム。

【請求項 1 6】 前記コントローラは、

前記第 1 のグローバルタイマのグローバル時間をラッチし、このラッチしたグローバル時間を保持する第 1 のラッチ手段と、

前記第 2 のグローバルタイマのグローバル時間をラッチし、このラッチしたグローバル時間を保持する第 2 のラッチ手段と、

を備え、

前記制御周期タイマは、

当該制御周期タイマが指定した周期制御の同期タイミング時に、前記第 1 および第 1 のラッチ手段に前記第 1 および第 2 のグローバルタイマのグローバル時間をラッチさせ、

前記タイムスタンプ付加手段は、

前記第 1 および第 2 のラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加する

ことを特徴とする請求項 1 5 に記載の周期制御同期システム。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

この発明は、ネットワークに接続された 1 以上のコントローラと前記ネットワークに接続されたサーボモータなどの 1 以上のデバイスとの間の周期制御の同期をとる周期制御同期システムに関するものである。

【0 0 0 2】

【従来の技術】

従来から、サーボモータ用のネットワークシステムとしては、たとえば、SERCOS インターフェース (IEEE 1491) を用いたものがある。この SERCOS インターフェースは、図 23 に示すように、周期制御の制御周期毎に、ネットワークを使って、サーボドライブに同期パケット (Sync-Telegram

ram) を送信することによって、このサーボドライブの周期動作の同期をとっている。

【0003】

図23に示すSERCOSインターフェースを用いたシステムでは、コントローラ(Master)から、周期的に全サーボドライブ(Slave)に同期パケット(Sync-Telegram)をブロードキャストすることによって、全サーボドライブ(Slave)の制御周期の同期をとっている。

【0004】

【発明が解決しようとする課題】

しかしながら、SERCOSインターフェースを用いた従来のシステムでは、同期パケット(Sync-Telegram)の周期送信精度によって、制御周期の精度が決まってしまう、大きなサイズのパケット転送や、スレーブ同士の非同期通信などを混在して行おうとすると、同期パケット(Sync-Telegram)の送信周期にジッタが生じてしまい、大きなサイズのパケット転送や、スレーブ同士の非同期通信などを行うことができず、柔軟性がないという問題点があった。

【0005】

この発明は、上記に鑑みてなされたもので、周期パケットの周期転送タイミングによって周期制御の同期をとる必要をなくし、周期パケットの周期転送精度が周期制御の同期精度に影響を与えず、周期制御の同期精度を維持したまま、大きなサイズのパケット転送やスレーブ同士の非同期通信などの柔軟な通信を行うことができる周期制御同期システムを得ることを目的とする。

【0006】

【課題を解決するための手段】

上記目的を達成するため、この発明にかかる周期制御同期システムは、ネットワークに接続された1以上のコントローラと前記ネットワークに接続された1以上のデバイスとの間の周期制御の同期をとる周期制御同期システムにおいて、前記コントローラおよび前記デバイスは、前記ネットワークを介して制御されるグローバルタイマと、前記グローバルタイマが示すグローバル時間を用いて前記周

期制御の同期タイミングを生成して該周期制御の同期をとることを特徴とする。

【 0 0 0 7 】

この発明によれば、ネットワークに接続された 1 以上のコントローラおよび前記ネットワークに接続された 1 以上のデバイスは、前記ネットワークを介して制御されるグローバルタイマが示すグローバル時間を用いて、コントローラとデバイスとの間の周期制御の同期タイミングを生成して該周期制御の同期をとり、画一的に転送される周期パケットの周期転送タイミングによって周期制御の同期をとらなくてもよく、周期パケットの周期転送速度が周期制御の同期精度に影響しないようにしている。

【 0 0 0 8 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記コントローラのグローバルタイマをマスタグローバルタイマに設定し、前記デバイスのグローバルタイマをスレーブグローバルタイマに設定し、前記コントローラは、前記マスタグローバルタイマが示すグローバル時間を用いた同期タイミング時間を周期転送パケットとして前記デバイスに送信する送信手段を備え、前記デバイスは、送信手段が送信した周期転送パケットの同期タイミング時間と前記スレーブグローバルタイマが示すグローバル時間とを用いて周期制御を行う周期制御手段を備えたことを特徴とする。

【 0 0 0 9 】

この発明によれば、前記コントローラの送信手段が、マスタグローバルタイマが示すグローバル時間を用いた同期タイミング時間を周期転送パケットとしてデバイスに送信し、デバイスの周期制御手段が、前記送信手段が送信した周期転送パケットの同期タイミング時間とスレーブグローバルタイマが示すグローバル時間とを用いて周期制御を行うようにしている。

【 0 0 1 0 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記デバイスは、当該デバイス自体の動作周期を制御する動作周期タイマと、前記動作周期タイマが示す同期タイミング時に、当該デバイスのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、

この求めた時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該動作周期タイマを補正する補正手段とをさらに備えたことを特徴とする。

【 0 0 1 1 】

この発明によれば、前記デバイスの補正手段が、動作周期タイマが示す同期タイミング時に、当該デバイスのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該動作周期タイマを補正するようにしている。

【 0 0 1 2 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記補正手段は、前記時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うことを特徴とする。

【 0 0 1 3 】

この発明によれば、検出手段が、前記時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うようにしている。

【 0 0 1 4 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記コントローラは、当該コントローラ自体の制御周期を制御する制御周期タイマと、前記制御周期タイマが示す同期タイミング時に、当該コントローラのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた時間差をもとに前記制御周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該制御周期タイマを補正する補正手段とをさらに

備えたことを特徴とする。

【 0 0 1 5 】

この発明によれば、前記コントローラの補正手段が、制御周期タイマが示す同期タイミング時に、当該コントローラのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた時間差をもとに前記制御周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該制御周期タイマを補正するようにしている。

【 0 0 1 6 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記補正手段は、前記時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記制御周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記制御周期タイマを補正しない制御を行うことを特徴とする。

【 0 0 1 7 】

この発明によれば、検出手段が、前記時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記制御周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記制御周期タイマを補正しない制御を行うようにしている。

【 0 0 1 8 】

つぎの発明にかかる周期制御同期システムは、ネットワークに接続された 1 以上のコントローラと前記ネットワークに接続された 1 以上のデバイスとの間の周期制御の同期をとる周期制御同期システムにおいて、前記コントローラは、前記ネットワークを介して制御される第 1 のグローバルタイマと、前記周期制御の制御周期を制御する制御周期タイマと、前記第 1 のグローバルタイマが示すグローバル時間を用いて前記制御周期タイマが指定した前記周期制御の同期タイミングを示すタイムスタンプを周期転送パケットに付加するタイムスタンプ付加手段と、前記タイムスタンプが付加された前記周期転送パケットを前記デバイスに送信

する送信手段とを備え、前記デバイスは、前記ネットワークを介して制御される第2のグローバルタイマと、前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第2のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させる周期制御手段とを備えたことを特徴とする。

【 0 0 1 9 】

この発明によれば、コントローラのタイムスタンプ付加手段が、第1のグローバルタイマが示すグローバル時間を用いて制御周期タイマが指定した周期制御の同期タイミングを示すタイムスタンプを周期転送パケットに付加し、送信手段が、前記タイムスタンプが付加された前記周期転送パケットを前記デバイスに送信し、前記デバイスの周期制御手段が、前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第2のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させるようにしている。

【 0 0 2 0 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記コントローラは、前記第1のグローバルタイマのグローバル時間をラッチし、このラッチしたグローバル時間を保持するラッチ手段を備え、前記制御周期タイマは、当該制御周期タイマが指定した周期制御の同期タイミング時に、前記ラッチ手段に前記第1のグローバルタイマのグローバル時間をラッチさせ、前記タイムスタンプ付加手段は、前記ラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加することを特徴とする。

【 0 0 2 1 】

この発明によれば、前記制御周期タイマが、当該制御周期タイマが指定した周期制御の同期タイミング時に、ラッチ手段に前記第1のグローバルタイマのグローバル時間をラッチさせ、前記タイムスタンプ付加手段が、前記ラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加し、次の制御周期の同期タイミングを指示するようにしてい

る。

【 0 0 2 2 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記デバイスは、当該デバイス自体の動作周期を制御する動作周期タイマと、前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間とを比較する比較手段と、前記動作周期タイマが示す同期タイミング時に、前記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差を求め、この時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求め、前記動作周期タイマを補正する補正手段とを備えたことを特徴とする。

【 0 0 2 3 】

この発明によれば、デバイスの補正手段が、動作周期タイマが示す同期タイミング時に、記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差を求め、この時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求め、前記動作周期タイマを補正するようにしている。

【 0 0 2 4 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記補正手段は、前記時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うことを特徴とする。

【 0 0 2 5 】

この発明によれば、検出手段が、前記時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御

を行うことによって、誤った同期補正を行わないようにしている。

【 0 0 2 6 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記デバイスは、当該デバイス自体の動作周期を制御する動作周期タイマと、前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間とを比較する比較手段と、前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイマが示すグローバル時間が達したとき、前記動作周期タイマをリセットする補正手段とを備えたことを特徴とする。

【 0 0 2 7 】

この発明によれば、比較手段が、前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間とを比較し、補正手段が、前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイマが示すグローバル時間が達したとき、前記動作周期タイマをリセットすることによって、動作周期タイマを制御周期タイマに同期するようにしている。

【 0 0 2 8 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記補正手段は、前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイマが示すグローバル時間が達するまでに、前記動作周期タイマが示す同期タイミングに達した場合に該動作周期タイマをリセットし、その後前記タイムスタンプが示す周期制御の同期タイミング時間が前記第 2 のグローバルタイマが示すグローバル時間と同一または越えた場合に、再び前記動作周期タイマをリセットすることを特徴とする。

【 0 0 2 9 】

この発明によれば、前記補正手段が、前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイマが示すグローバル時間が達するまでに、前記動作周期タイマが示す同期タイミングに達した場合に該動作周期タイマをリセットし、その後前記タイムスタンプが示す周期制御の同期タイミング

時間が前記第 2 のグローバルタイマが示すグローバル時間と同一または越えた場合に、再び前記動作周期タイマをリセットすることによって、前記周期転送パケットが消失しても動作周期タイマは周期を刻むようにしている。

【 0 0 3 0 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記補正手段は、前記動作周期タイマが示す同期タイミング時に前記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差が所定の許容範囲内であるか否かを検出する検出手段を備え、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うことを特徴とする。

【 0 0 3 1 】

この発明によれば、検出手段が、前記動作周期タイマが示す同期タイミング時に前記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うことによって、誤った同期補正を行わないようにしている。

【 0 0 3 2 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記補正手段は、前記タイムスタンプが示す周期制御の同期タイミング時における前記動作周期タイマの値を求めて該動作周期タイマのタイマ周期補正值を求め、あるいは動作周期タイマが示す同期タイミング時において、前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差から前記動作周期タイマのタイマ周期補正值を求め、該タイマ周期補正值をもとに前記動作周期タイマを補正することを特徴とする。

【 0 0 3 3 】

この発明によれば、前記補正手段が、前記タイムスタンプが示す周期制御の同期タイミング時における前記動作周期タイマの値を求めて該動作周期タイマのタイマ周期補正值を求め、あるいは動作周期タイマが示す同期タイミング時に

て、前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差から前記動作周期タイマのタイマ周期補正值を求め、該タイマ周期補正值をもとに前記動作周期タイマを補正することによって、制御周期と動作周期のずれを補正するようにしている。

【 0 0 3 4 】

つぎの発明にかかる周期制御同期システムは、第 1 および第 2 のネットワークに接続されたコントローラと、前記第 1 のネットワークに接続された 1 以上のデバイスおよび前記第 2 のネットワークに接続された 1 以上のデバイスとの間の周期制御の同期をとる周期制御同期システムにおいて、前記コントローラは、前記第 1 のネットワークを介して制御される第 1 のグローバルタイマと、前記第 2 のネットワークを介して制御される第 2 のグローバルタイマと、当該周期制御同期システムの周期制御の制御周期を制御する制御周期タイマと、前記第 1 および第 2 のネットワークに周期的に送信される周期転送パケットに、前記制御周期タイマによって指定された前記周期制御の同期タイミングを示すタイムスタンプを第 1 および第 2 のグローバルタイマが示すグローバル時間を用いてそれぞれ付加するタイムスタンプ付加手段と、前記タイムスタンプが付加された周期転送パケットを、対応する第 1 のネットワークに接続された 1 以上のデバイスに送信する第 1 の送信手段と、前記タイムスタンプが付加された周期転送パケットを、対応する第 2 のネットワークに接続された 1 以上のデバイスに送信する第 2 の送信手段とを備え、前記第 1 および第 2 のネットワークに接続された 1 以上のデバイスは、前記第 1 および第 2 のネットワークを介してそれぞれ制御される第 3 のグローバルタイマと、前記第 1 および第 2 の送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 3 のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させる周期制御手段とを備えたことを特徴とする。

【 0 0 3 5 】

この発明によれば、コントローラのタイムスタンプ付加手段が、前記第 1 および第 2 のネットワークに周期的に送信される周期転送パケットに、前記制御周期タイマによって指定された前記周期制御の同期タイミングを示すタイムスタンプ

を第 1 および第 2 のグローバルタイマが示すグローバル時間を用いてそれぞれ付加し、第 1 および第 2 の送信手段が、前記タイムスタンプが付加された周期転送パケットを、対応する第 1 および第 2 のネットワークに接続された 1 以上のデバイスにそれぞれ送信し、前記第 1 および第 2 のネットワークに接続された 1 以上のデバイスの周期制御手段が、前記第 1 および第 2 の送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第 3 のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させるようにしている。

【 0 0 3 6 】

つぎの発明にかかる周期制御同期システムは、上記の発明において、前記コントローラは、前記第 1 のグローバルタイマのグローバル時間をラッチし、このラッチしたグローバル時間を保持する第 1 のラッチ手段と、前記第 2 のグローバルタイマのグローバル時間をラッチし、このラッチしたグローバル時間を保持する第 2 のラッチ手段とを備え、前記制御周期タイマは、当該制御周期タイマが指定した周期制御の同期タイミング時に、前記第 1 および第 1 のラッチ手段に前記第 1 および第 2 のグローバルタイマのグローバル時間をラッチさせ、前記タイムスタンプ付加手段は、前記第 1 および第 2 のラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加することを特徴とする。

【 0 0 3 7 】

この発明によれば、コントローラの制御周期タイマが、当該制御周期タイマが指定した周期制御の同期タイミング時に、前記第 1 および第 1 のラッチ手段に前記第 1 および第 2 のグローバルタイマのグローバル時間をラッチさせ、前記タイムスタンプ付加手段が、前記第 1 および第 2 のラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加することによって、前記第 1 および第 2 のネットワークに接続されたデバイスに次の制御周期の同期タイミングを指示するようにしている。

【 0 0 3 8 】

【発明の実施の形態】

以下、添付図面を参照して、この発明にかかる周期制御同期システムおよびその方法の好適な実施の形態を詳細に説明する。

【 0 0 3 9 】

実施の形態 1.

図 1 は、この発明の実施の形態 1 である周期制御同期システムの全体構成を示すブロック図である。図 1 において、コントローラ 2 a, 2 b とデバイス 3 a ~ 3 d とは、ネットワーク 1 に接続される。コントローラ 2 a は、デバイス 3 a, 3 b を制御し、コントローラ 2 b は、デバイス 3 c, 3 d を制御する。ネットワーク 1 には、さらに複数のコントローラとデバイスとを接続することができる。デバイス 3 a, 3 b を制御するコントローラを増設する場合、この増設したコントローラとコントローラ 2 a とのいずれかがデバイス 3 a, 3 b を制御することになる。

【 0 0 4 0 】

コントローラ 2 a, 2 b は、それぞれ周期制御命令を含む周期転送パケット 6 a, 6 b をデバイス 3 a, 3 b およびデバイス 3 c, 3 d に送信する。デバイス 3 a, 3 b のデバイス動作部 5 a, 5 b およびデバイス 3 c, 3 d のデバイス動作部 5 c, 5 d は、送信された周期転送パケット 6 a, 6 b をもとに各デバイス動作の周期制御を行う。

【 0 0 4 1 】

図 1 では、コントローラ 2 a, デバイス 3 a, 3 b とコントローラ 2 b, デバイス 3 c, 3 d との 2 つの周期制御系が一つのネットワーク 1 に接続される形態を示したが、各周期制御系のコントローラおよびデバイス、たとえば、コントローラ 2 a, デバイス 3 a, 3 b は、それぞれ図 2 に示すように、グローバルタイマ 7, 8 a, 8 b が示すグローバル時間を用いて、周期制御の同期（システムシンク）タイミングを生成し、コントローラ 2 a の制御部の周期（制御周期）とデバイス 3 a, 3 b のデバイス動作部 5 a, 5 b の周期（動作周期）とをシステムシンクに同期させるようにしている。これによって、コントローラ 2 a の制御周期と各デバイス 3 a, 3 b の動作周期とが同一の周期で動作する周期制御を行うことができる。

【 0 0 4 2 】

図 2 に示すように、グローバルタイマ 7, 8 a, 8 b が提供するグローバル時間を用いて、コントローラ 2 a の制御周期と各デバイス 3 a, 3 b の動作周期との周期制御がなされるため、従来のような周期パケットの周期転送タイミングによって周期制御の同期を取る必要がないため、周期パケットの周期転送精度が周期制御の同期精度に影響せず、周期制御の同期精度を保持したまま、大きなサイズのパケット転送やスレーブ（デバイス 3 a, 3 b）同士の非同期通信などのフレキシブルな通信が可能になる。

【 0 0 4 3 】

ここで、グローバルタイマは、ネットワーク毎にグローバル時間の基準となる 1 つのマスタグローバルタイマとその他のスレーブグローバルタイマとで構成される。図 2 において、コントローラ 2 a のグローバルタイマ 7 は、マスタグローバルタイマに設定され、デバイス 3 a, 3 b のグローバルタイマ 8 a, 8 b は、スレーブグローバルタイマに設定される。マスタグローバルタイマであるグローバルタイマ 7 を有するノード（コントローラ 2 a）は、ネットワーク 1 にマスタグローバル時間を設定したグローバルタイマ同期パケット 9 を送信し、スレーブグローバルタイマであるグローバルタイマ 8 a, 8 b をもつノード（デバイス 3 a, 3 b）は、受信したグローバルタイマ同期パケット 9 から、マスタグローバルタイマであるグローバルタイマ 7 のグローバル時間を取り出し、スレーブグローバルタイマであるグローバルタイマ 8 a, 8 b に設定する。これによって、スレーブグローバルタイマであるグローバルタイマ 8 a, 8 b は、定期的にマスタグローバルタイマであるグローバルタイマ 8 に同期される。

【 0 0 4 4 】

これによって、コントローラ 2 a の制御周期は、グローバルタイマ 7 がマスタグローバルタイマのため、同期の必要がなく、時間のぶれがないため、グローバルタイマ 7 を用いた時間指定の精度を保つことができる。また、コントローラ 2 a は、全てのデバイス 3 a, 3 b のスレーブグローバルタイマであるグローバルタイマ 8 a, 8 b の同期タイミングを指定することができるため、デバイス 3 a, 3 b のデバイス動作部 5 a, 5 b に適切なタイミングで、デバイス 3 a, 3 b

のスレーブグローバルタイマであるグローバルタイマ 8 a, 8 b を同期させることができ、時間指定の精度を保つことができる。

【 0 0 4 5 】

実施の形態 2.

つぎに、この発明の実施の形態 2 について説明する。図 3 は、この発明の実施の形態 2 である周期制御同期システムの構成を示すブロック図である。図 3 において、コントローラ 2 は、グローバルタイマ 7 と、制御部 4 と、制御部 4 に対して周期的に起動をかける制御周期タイマ 1 0 と、制御周期タイマ 1 0 をグローバルタイマ 7 に同期させるタイマ同期部 1 2 とを有する。また、デバイス 3 a, 3 b は、グローバルタイマ 8 a, 8 b と、デバイス動作部 5 a, 5 b と、デバイス動作部 5 a, 5 b に対して周期的に起動をかける動作周期タイマ 1 1 a, 1 1 b と、動作周期タイマ 1 1 a, 1 1 b をグローバルタイマ 8 a, 8 b に同期させるタイマ同期部 1 2 a, 1 2 b とをそれぞれ有する。

【 0 0 4 6 】

コントローラ 2 のタイマ同期部 1 2 は、制御周期タイマ 1 0 が示す同期（ローカルシンク）タイミングで、グローバルタイマ 7 が示す時間と周期制御の同期（システムシンク）時間との時間差から、制御周期タイマ 1 0 の補正値を求め、制御周期タイマ 1 0 に設定する。これによって、制御部 4 に適切なタイミングで、制御周期タイマ 1 0 を更新できるので、任意のタイミングで生じるグローバルタイマ 7, 8 a, 8 b 同士の時刻同期による時間のぶれの影響を受けず、制御周期タイマ 1 0 を用いた時間指定の精度を保持できる。

【 0 0 4 7 】

一方、デバイス 3 a, 3 b のタイマ同期部 1 2 a, 1 2 b は、動作周期タイマ 1 1 a, 1 1 b が示す同期（ローカルシンク）タイミングで、グローバルタイマ 8 a, 8 b が示す時間と周期制御の同期（システムシンク）時間との時間差から、動作周期タイマ 1 1 a, 1 1 b の補正値をそれぞれ求め、動作周期タイマ 1 1 a, 1 1 b に補正値をそれぞれ設定する。これによって、デバイス動作部 5 a, 5 b に適切なタイミングで、動作周期タイマ 1 1 a, 1 1 b を更新できるので、任意のタイミングで生じるグローバルタイマ 7, 8 a, 8 b 同士の時刻同期によ

る時間のぶれの影響を受けず、動作周期タイマ 1 1 a, 1 1 b を用いた時間指定の精度を保持できる。

【 0 0 4 8 】

ここで、図 4 ～ 図 8 に示したタイミングチャートをもとに、タイマ同期部 1 2, 1 2 a, 1 2 b による制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b に対するタイマ補正処理について説明する。まず、図 4 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 7, 8 a, 8 b が示す周期制御の周期に比して長い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正処理を、グローバル時間に対して示している。タイマ同期部 1 2 あるいはタイマ同期部 1 2 a, 1 2 b は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 7, 8 a, 8 b のグローバル時間と、周期制御の同期（システムシンク）時間との時間差から、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正值 D 1 を計算し、このタイマ補正值 D 1 を制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b に設定する。これによって、周期制御の周期と、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の時間ずれが補正され、制御周期あるいは動作周期が周期制御の周期に一致する。

【 0 0 4 9 】

図 5 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 7, 8 a, 8 b が示す周期制御の周期に比して短い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正処理の一例を、グローバル時間に対して示している。タイマ同期部 1 2 あるいはタイマ同期部 1 2 a, 1 2 b は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 7, 8 a, 8 b のグローバル時間と、周期制御の同期（システムシンク）時間との時間差から、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正值 D 2 を計算し、このタイマ補正值 D 2 を制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b に設定する。これによって、周期制御の周期と、制御周期タイ

マ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の時間ずれが補正され、制御周期あるいは動作周期が周期制御の周期に一致する。ここで、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 7, 8 a, 8 b が示す周期制御の周期に比して短いため、タイマ補正值 D 2 は、負の値になる。なお、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b が周期カウンタによって実現される場合には、この周期カウンタのタイマ値がゼロになったときに同期しないように処理する必要がある。

【 0 0 5 0 】

図 6 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 7, 8 a, 8 b が示す周期制御の周期に比して短い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正処理の他の一例を、グローバル時間に対して示している。タイマ同期部 1 2 あるいはタイマ同期部 1 2 a, 1 2 b は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 7, 8 a, 8 b のグローバル時間と、周期制御の同期（システムシンク）時間との時間差から、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正リセットタイマ値 D 3 を計算し、制御周期タイマ 1 0 あるいは制御周期タイマ 1 1 a, 1 1 b がこのタイマ補正リセットタイマ値 D 3 に達したときに、制御周期タイマ 1 0 あるいは制御周期タイマ 1 1 a, 1 1 b をリセットさせる。これによって、周期制御の周期と、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の時間ずれが補正され、制御周期あるいは動作周期が周期制御の周期に一致する。なお、タイマ補正リセットタイマ値 D 3 の値は、タイマ補正 D 2 と絶対値が同じで、符号が異なる。また、タイマ補正リセットタイマ値 D 3 に達したときのリセット時に、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b が同期しないように処理する必要がある。

【 0 0 5 1 】

または、図 6 において、タイマ同期部 1 2, 1 2 a, 1 2 b は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 7, 8 a, 8 b のグローバル時間と、周期制御の同期（シ

システムシンク) 時間との時間差から、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ補正リセット時間 t_3 を計算し、このタイマ補正リセット時間 t_3 に達したときに、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b をリセットする。あるいは、タイマ補正リセット時間 t_3 の間、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b を停止させる。これによって、周期制御の周期と、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の時間ずれが補正され、制御周期あるいは動作周期が周期制御の周期に一致する。

【 0 0 5 2 】

さらに、図 7 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 7, 8 a, 8 b が示す周期制御の周期に比して長い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正処理を、グローバル時間に対して示している。タイマ同期部 1 2 あるいはタイマ同期部 1 2 a, 1 2 b は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 7, 8 a, 8 b のグローバル時間と、周期制御の同期 (システムシンク) 時間との時間差から、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正值 D_4 を計算し、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ周期を補正させる。これによって、周期制御の周期と、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の時間ずれが補正され、制御周期あるいは動作周期が周期制御の周期に一致する。

【 0 0 5 3 】

また、図 8 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 7, 8 a, 8 b が示す周期制御の周期に比して短い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正処理を、グローバル時間に対して示している。タイマ同期部 1 2 あるいはタイマ同期部 1 2 a, 1 2 b は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 7, 8 a, 8 b のグローバル時間と、周期制御の同期 (システムシンク) 時間との時間差

から、制御周期タイマ10あるいは動作周期タイマ11a, 11bのタイマ周期補正值D5を計算し、制御周期タイマ10あるいは動作周期タイマ11a, 11bのタイマ周期を補正させる。これによって、周期制御の周期と、制御周期タイマ10あるいは動作周期タイマ11a, 11bの時間ずれが補正され、制御周期あるいは動作周期が周期制御の周期に一致する。

【0054】

図4～図8に示したタイマ補正処理あるいはタイマ周期補正処理のいずれも、制御周期タイマ10あるいは動作周期タイマ11a, 11bが示す同期（ローカルシンク）タイミングで、グローバルタイマ7, 8a, 8bのグローバル時間と、周期制御の同期（システムシンク）時間との時間差が、同期許容範囲 Δt 内にならない場合、ネットワーク1の不具合などによるグローバルタイマ7, 8a, 8bの不正同期や停止などが生じたものと認識し、制御周期タイマ10あるいは動作周期タイマ11a, 11bのタイマ補正あるいはタイマ周期補正を行わない。これによって、制御周期タイマ10あるいは動作周期タイマ11a, 11bは、周期を刻み続けるため、制御周期タイマ10あるいは動作周期タイマ11a, 11bの突然の停止や暴走を防ぐことができる。

【0055】

なお、制御周期タイマ10あるいは動作周期タイマ11a, 11bが示す同期（ローカルシンク）タイミングで、グローバルタイマ7, 8a, 8bのグローバル時間と周期制御の同期（システムシンク）時間との時間差が、同期許容範囲 Δt 内に戻らないとき、コントローラ2は、周期制御を中断し、制御周期タイマ10および動作周期タイマ11a, 11bと、グローバルタイマ7, 8a, 8bとの同期許容範囲 Δt のチェックを行わない強制同期などを行う。

【0056】

実施の形態3.

つぎに、この発明の実施の形態3について説明する。図9は、この発明の実施の形態3である周期制御同期システムの構成を示すブロック図である。図9において、コントローラ2は、グローバルタイマ13と、制御部4と、制御部4に周期的に起動をかける制御周期タイマ10と、任意のタイミングでグローバルタイ

マ13をラッチし、このラッチした時間を保持するラッチ時間保持部16と、制御部4がデバイス3a、3bに周期的に送信する周期転送 packets 6に、グローバルタイマ時間で指定したタイムスタンプを付加するタイムスタンプ付加部14とを有する。

【0057】

一方、デバイス3a、3bは、グローバルタイマ13a、13bと、デバイス動作部5a、5bと、デバイス動作部5a、5bに周期的に起動をかける動作周期タイマ11a、11bと、グローバルタイマ13a、13bが示す時間と受信した周期転送 packets 6に付加されたタイムスタンプが示す時間とを比較するタイムスタンプ比較部15a、15bとをそれぞれ有する。

【0058】

図10は、タイムスタンプを用いたローカルシンクタイミングの同期処理を示すタイミングチャートである。図10において、コントローラ2のラッチ時間保持部16は、制御周期タイマ10によって指定された周期制御の同期（システムシンク）タイミングでグローバルタイマ13をラッチする。タイムスタンプ付加部14は、このラッチした時間に制御周期分、オフセットしたタイムスタンプを周期転送 packets 6に付加してデバイス3a、3bに送信する。

【0059】

デバイス3a、3bのタイムスタンプ比較部15a、15bは、動作周期タイマ11a、11bが示す同期（ローカルシンク）タイミングで受信した周期転送 packets 6に付加されたタイムスタンプが示す（システムシンク）時間と、デバイス3a、3bのグローバルタイマ13a、13bが示す時間との時間差から、動作周期タイマ11a、11bのタイマ補正值あるいはタイマ周期補正值を求め、動作周期タイマ11a、11bに対してこのタイマ補正值あるいはタイマ周期補正值を設定する。これによって、各デバイス3a、3bの動作周期タイマ11a、11bは、コントローラ2の制御周期タイマ10に同期し、コントローラ2の制御部4とデバイス3a、3bのデバイス動作部5a、5bとは、周期制御を行う。

【0060】

コントローラ 2 の制御周期タイマ 1 0 は、制御周期で周回する単純なカウンタによって実現され、制御周期タイマ 1 0 は、制御部 4 に周期的に起動をかける。制御周期タイマ 1 0 は、周期制御の基準となり、グローバルタイマ 1 3, 1 3 a, 1 3 b 同士の時刻同期によって、グローバルタイマ 1 3, 1 3 a, 1 3 b のグローバル時間にぶれが生じてても、影響されることなく、制御周期の精度を保つことができる。

【 0 0 6 1 】

また、コントローラ 2 の制御周期タイマ 1 0 が指定するシステムシンクで、各デバイス 3 a, 3 b の動作周期タイマ 1 1 a, 1 1 b を同時に同期させることができる。さらに、ラッチ時間保持部 1 6 は、正確なシステムシンク時間を示すタイムスタンプを算出することができる。

【 0 0 6 2 】

また、制御周期タイマ 1 0 のタイマ割込によって簡単にコントローラ 2 のローカルシンクタイミングを生成することができるので、タイムスタンプ算出と、周期転送パケット 6 に対するタイムスタンプ書込とがソフトウェアで処理することができる。

【 0 0 6 3 】

さらに、動作周期タイマ 1 1 a, 1 1 b のタイマ割込によって簡単にデバイス 3 a, 3 b のローカルシンクタイミングを生成することができるので、タイムスタンプとグローバル時間との比較がソフトウェアで処理することができる。

【 0 0 6 4 】

また、ネットワーク 1 の再構築などによるグローバルタイマ 1 3, 1 3 a, 1 3 b のリセットが発生することによってグローバル時間にずれが生じてても、コントローラ 2 とデバイス 3 a, 3 b との各グローバルタイマ 1 3, 1 3 a, 1 3 b が再同期すれば、再同期後のグローバル時間でタイムスタンプが生成されるので、リセット後においても制御周期を保ち、連続した制御を行うことができる。

【 0 0 6 5 】

図 1 1 は、動作周期タイマ 1 1 a, 1 1 b の周期が制御周期タイマ 1 0 が示す制御周期に比して長いときの動作周期タイマ 1 1 a, 1 1 b のタイマ補正処理を

グローバル時間に対して示したタイミングチャートである。図11において、タイムスタンプ比較部15a, 15bは、動作周期タイマ11a, 11bのローカルシンクタイミングにおけるグローバルタイマ13a, 13bのグローバル時間と、受信した周期転送パケット6に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、動作周期タイマ11a, 11bのタイマ補正值D11を計算し、このタイマ補正值D11を動作周期タイマ11a, 11bに設定する。これによって、制御周期タイマ10が示す制御周期と、動作周期タイマ11a, 11bのずれを補正し、動作周期を制御周期に一致させることができる。

【0066】

図12は、動作周期タイマ11a, 11bの周期が制御周期タイマ10が示す制御周期に比して短いときの動作周期タイマ11a, 11bのタイマ補正処理の一例を、グローバル時間に対して示したタイミングチャートである。図11において、タイムスタンプ比較部15a, 15bは、動作周期タイマ11a, 11bのローカルシンクタイミングにおけるグローバルタイマ13a, 13bのグローバル時間と、受信した周期転送パケット6に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、制御周期タイマのタイマ補正值D12を計算し、このタイマ補正值D12を動作周期タイマ11a, 11bに設定する。これによって、制御周期タイマ10が示す制御周期と、動作周期タイマ11a, 11bのずれを補正し、動作周期を制御周期に一致させることができる。なお、動作周期タイマ11a, 11bの周期が制御周期タイマ10が示す制御周期に比して短いため、タイマ補正值D12は負の値になり、動作周期タイマ11a, 11bが周期カウンタによって実現される場合、タイマ値がゼロになったときに同期しないように処理する必要がある。

【0067】

図13は、動作周期タイマ11a, 11bの周期が制御周期タイマ10が示す制御周期に比して短いときの動作周期タイマ11a, 11bのタイマ補正処理の他の一例を、グローバル時間に対して示したタイミングチャートである。図11において、タイムスタンプ比較部15a, 15bは、動作周期タイマ11a, 1

1 b のローカルシンクタイミングにおけるグローバルタイマ 1 3 a, 1 3 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、動作周期タイマ 1 1 a, 1 1 b のタイマ補正リセットタイマ値 D 1 3 を計算し、動作周期タイマ 1 1 a, 1 1 b がこのタイマ補正リセットタイマ値に達したとき、動作周期タイマ 1 1 a, 1 1 b をリセットする。これによって、制御周期タイマ 1 0 が示す制御周期と動作周期タイマ 1 1 a, 1 1 b とのずれを補正し、動作周期が制御周期に一致する。なお、タイマ補正のためのリセット時に、同期しないように処理する必要がある。

【 0 0 6 8 】

あるいは、タイムスタンプ比較部 1 5 a, 1 5 b は、動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 1 3 a, 1 3 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、動作周期タイマ 1 1 a, 1 1 b のタイマ補正リセット時間 t 1 3 を計算し、このタイマ補正リセット時間 t 1 3 後に動作周期タイマ 1 1 a, 1 1 b をリセットする。または、タイマ補正リセット時間 t 1 3、動作周期タイマ 1 1 a, 1 1 b を停止させる。これによっても、動作周期タイマ 1 1 a, 1 1 b のずれを補正し、動作周期を制御周期に一致させることができる。

【 0 0 6 9 】

さらに、図 1 4 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 1 3, 1 3 a, 1 3 b が示す周期制御の周期に比べて長い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正処理を、グローバル時間に対して示している。タイムスタンプ比較部 1 5 a, 1 5 b は、動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 1 3 a, 1 3 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正值 D 1 4 を計算し、動作周期タイマ 1 1 a, 1 1 b のタイマ周期を補正させる。これによって、制御周期タイマ 1 0 が示す制御周期と、動作周期タイマ 1 1 a, 1 1 b

のずれが補正され、動作周期が制御周期に一致する。

【 0 0 7 0 】

また、図 1 5 は、制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b の周期が、グローバルタイマ 1 3, 1 3 a, 1 3 b が示す周期制御の周期に比して短い場合における制御周期タイマ 1 0 あるいは動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正処理を、グローバル時間に対して示している。タイムスタンプ比較部 1 5 a, 1 5 b は、動作周期タイマ 1 1 a, 1 1 b のローカルシンクタイミングにおけるグローバルタイマ 1 3 a, 1 3 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、動作周期タイマ 1 1 a, 1 1 b のタイマ周期補正值 D 1 5 を計算し、動作周期タイマ 1 1 a, 1 1 b のタイマ周期を補正させる。これによって、制御周期タイマ 1 0 が示す制御周期と、動作周期タイマ 1 1 a, 1 1 b のずれが補正され、動作周期が制御周期に一致する。

【 0 0 7 1 】

図 1 1 ～図 1 5 に示したタイマ補正処理あるいはタイマ周期補正処理のいずれも、動作周期タイマ 1 1 a, 1 1 b が示す同期（ローカルシンク）タイミングで、グローバルタイマ 1 3 a, 1 3 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差が、同期許容範囲 Δt 内にない場合、ネットワーク 1 の不具合などによるグローバルタイマ 1 3, 1 3 a, 1 3 b の不正同期や停止などが生じたものと認識し、動作周期タイマ 1 1 a, 1 1 b のタイマ補正あるいはタイマ周期補正を行わない。これによって、動作周期タイマ 1 1 a, 1 1 b は、周期を刻み続けるため、動作周期タイマ 1 1 a, 1 1 b の突然の停止や暴走を防ぐことができる。

【 0 0 7 2 】

なお、動作周期タイマ 1 1 a, 1 1 b が示す同期（ローカルシンク）タイミングで、グローバルタイマ 1 3, 1 3 a, 1 3 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差が、同期許容範囲 Δt 内に戻らないとき、コントローラ 2 は、周期制御を中断し、動作周期タイマ 1 1 a, 1 1 b の同期許容範囲 Δt のチェックを

行わない強制同期などを行う。

【0073】

実施の形態4.

つぎに、この発明の実施の形態4について説明する。図16は、この発明の実施の形態4である周期制御同期システムの構成を示すブロック図である。図16において、コントローラ2は、実施の形態3に示したコントローラ2と同じであり、グローバルタイマ13と、制御部4と、制御部4に周期的に起動をかける制御周期タイマ10と、任意のタイミングでグローバルタイマ13をラッチし、このラッチした時間を保持するラッチ時間保持部16と、制御部4がデバイス3a, 3bに周期的に送信する周期転送パケット6に、グローバルタイマ時間で指定したタイムスタンプを付加するタイムスタンプ付加部14とを有する。

【0074】

一方、デバイス3a, 3bは、グローバルタイマ13a, 13bと、デバイス動作部5a, 5bと、デバイス動作部5a, 5bに周期的に起動をかける動作周期タイマ11a, 11bと、グローバルタイマ13a, 13bが示す時間と受信した周期転送パケット6に付加されたタイムスタンプが示す時間とを比較するタイムスタンプ比較部25a, 25bとをそれぞれ有する。

【0075】

図17は、タイムスタンプを用いたローカルシンクタイミングの同期処理を示すタイミングチャートである。図17において、コントローラ2のラッチ時間保持部16は、制御周期タイマ10によって指定された周期制御の同期（システムシンク）タイミングでグローバルタイマ13をラッチする。タイムスタンプ付加部14は、このラッチした時間に制御周期分、オフセットしたタイムスタンプを周期転送パケット6に付加してデバイス3a, 3bに送信する。

【0076】

デバイス3a, 3bのタイムスタンプ比較部25a, 25bは、コントローラ2から受信した周期転送パケット6に付加されたタイムスタンプが示す時間が、デバイス3a, 3bのグローバルタイマ13a, 13bが示す時間と同じ、あるいは越えたときに周期制御の同期（システムシンク）タイミングと認識し、デバ

イス 3 a, 3 b の動作周期タイマ 11 a, 11 b のローカルシンクタイミングよりも先にシステムシンクタイミングがきた場合、動作周期タイマ 11 a, 11 b をリセットし、デバイス動作部 5 a, 5 b を起動する。この場合、動作周期タイマ 11 a, 11 b がリセットされるため、ローカルシンクは発生しない。

【0077】

また、タイムスタンプ比較部 25 a, 25 b は、システムシンクタイミングよりも、デバイス 3 a, 3 b の動作周期タイマ 11 a, 11 b のローカルシンクタイミングが先にきた場合、ローカルシンクタイミングで動作周期タイマ 11 a, 11 b をリセットし、デバイス動作部 5 a, 5 b を起動する。その後、システムシンクタイミングで、デバイス 3 a, 3 b の動作周期タイマ 11 a, 11 b を再度リセットし、動作周期を制御周期に同期させる。2 度目のリセット時には、デバイス動作部 5 a, 5 b を起動しない。これによって、各デバイス 3 a, 3 b の動作周期タイマ 11 a, 11 b は、コントローラ 2 の制御周期タイマ 10 に同期し、コントローラ 2 の制御部 4 とデバイス 3 a, 3 b のデバイス動作部 5 a, 5 b は周期制御を行う。

【0078】

また、ネットワーク 1 の再構築などによるグローバルタイマ 13, 13 a, 13 b のリセットによってグローバル時間にずれが生じても、コントローラ 2 とデバイス 3 a, 3 b の各グローバルタイマ 13, 13 a, 13 b が再同期すれば、再同期後のグローバル時間でタイムスタンプが生成されるため、リセット後も制御周期が保たれ、連続して制御を行うことができる。

【0079】

図 18 は、システムシンクタイミングがローカルシンクタイミングよりも先にきた場合における動作周期タイマ 11 a, 11 b のリセット処理をグローバル時間に対して示したタイミングチャートである。図 18 において、タイムスタンプ比較部 25 a, 25 b は、受信した周期転送パケット 6 に付加されたタイムスタンプが示す時間に、デバイス 3 a, 3 b のグローバルタイマ 13 a, 13 b が示す時間が達したときに周期制御の同期（システムシンク）タイミングと認識し、動作周期タイマ 11 a, 11 b をリセットする。これによって、動作周期を制御

周期に一致させる。この場合、システムシンクによって動作周期タイマ11a, 11bをリセットするので、動作周期を制御周期に一致させる際に遅れが生じない。

【0080】

図19は、ローカルシンクタイミングがシステムシンクタイミングよりも先にきた場合の動作周期タイマ11a, 11bのリセット処理の一例を、グローバル時間に対して示したタイミングチャートである。図19において、タイムスタンプ比較部25a, 25bは、動作周期タイマ11a, 11bをリセットし、デバイス動作部5a, 5bを起動する。その後、システムシンクタイミングで、デバイス3a, 3bの動作周期タイマ11a, 11bを再度リセットし、動作周期を制御周期に同期させる。なお、周期転送パケット6の送受信エラーなどによって、タイムスタンプが得られないときでも、動作周期タイマ11a, 11bが示す同期（ローカルシンク）タイミングで、動作周期タイマ11a, 11bがリセットされ、動作周期が安定して持続される。また、コントローラ2の不具合によって、タイムスタンプが異常に遅くなったときに、誤った周期同期（システムシンク）を行うことがなくなる。

【0081】

図18および図19のいずれも、デバイス3a, 3bは、受信した周期転送パケット6に付加されたタイムスタンプが示す時間と、動作周期タイマ11a, 11bが示す同期（ローカルシンク）時間でのグローバル時間との時間差が、同期許容範囲 Δt 内にない場合、ネットワーク1の不具合などによるグローバルタイマ13, 13a, 13bの不正同期や停止などが生じたものと認識し、動作周期タイマ11a, 11bの補正を行わない。これによって、動作周期タイマ11a, 11bは、周期を刻み続けるため、動作周期タイマ11a, 11bの突然の停止や暴走を防ぐことができる。

【0082】

なお、動作周期タイマ11a, 11bが示す同期（ローカルシンク）タイミングで、グローバルタイマ13, 13a, 13bのグローバル時間と、受信した周期転送パケット6に付加されたタイムスタンプが示す同期（システムシンク）時

間との時間差が、同期許容範囲 Δt 内に戻らないとき、コントローラ 2 は、周期制御を中断し、動作周期タイマ 11 a, 11 b の同期許容範囲 Δt のチェックを行わない強制同期などを行う。

【0083】

図 20 は、動作周期タイマ 11 a, 11 b のタイマ周期を補正する処理を示すタイミングチャートである。図 20 において、タイムスタンプ比較部 25 a, 25 b は、動作周期タイマ 11 a, 11 b が示すローカルシンクがタイムスタンプが示すシステムシンクよりも早い場合、動作周期タイマ 11 a, 11 b のローカルシンクタイミングでのグローバルタイマ 13 a, 13 b のグローバル時間と、受信した周期転送パケット 6 に付加されたタイムスタンプが示す同期（システムシンク）時間との時間差から、動作周期タイマ 11 a, 11 b のタイマ周期補正値を計算し、動作周期タイマ 11 a, 11 b のタイマ周期を補正する。

【0084】

また、動作周期タイマ 11 a, 11 b が示すローカルシンクがタイムスタンプが示すシステムシンクよりも遅い場合、動作周期タイマ 11 a, 11 b はリセットされ、直前の値を用いて動作周期タイマ 11 a, 11 b のタイマ周期補正値を計算し、動作周期タイマ 11 a, 11 b のタイマ周期を補正し、動作周期タイマ 11 a, 11 b のタイマ周期を制御周期に追従させる。

【0085】

実施の形態 5.

つぎに、この発明の実施の形態 5 について説明する。図 21 は、この発明の実施の形態 5 である周期制御同期システムの構成を示すブロック図である。図 21 において、コントローラ 2 は、複数の系統 A, B のネットワーク 1 A, 1 B に接続される。系統 A のネットワーク 1 A には、デバイス 3 a が接続され、系統 B のネットワーク 1 B には、デバイス 3 b が接続される。

【0086】

コントローラ 2 は、系統 A, B のグローバルタイマ 13 A, 13 B と、任意のタイミングで系統 A, B のグローバルタイマ 13 A, 13 B をラッチし、ラッチした時間を保持するラッチ時間保持部 16 A, 16 B とをそれぞれ有するとともに

に、制御部 4 と、制御部 4 に周期的に起動をかける制御周期タイマ 1 0 と、系統 A、B のデバイス 3 a、3 b にそれぞれ周期的に送信する周期転送パケット 6 A、6 B にグローバルタイマ時間で指定したタイムスタンプを付加するタイムスタンプ付加部 1 4 とを有する。

【 0 0 8 7 】

デバイス 3 a、3 b は、実施の形態 3 と同じように、グローバルタイマ 1 3 a、1 3 b と、デバイス動作部 5 a、5 b と、デバイス動作部 5 a、5 b に周期的に起動をかける動作周期タイマ 1 1 a、1 1 b と、グローバルタイマ 1 3 a、1 3 b が示す時間と受信した周期転送パケット 6 A、6 B に付加されたタイムスタンプが示す時間とを比較するタイムスタンプ比較部 1 5 a、1 5 b とを有する。

【 0 0 8 8 】

コントローラ 2 は、制御周期タイマ 1 0 によって指定された周期制御の同期（システムシンク）タイミングで、系統 A のラッチ時間保持部 1 6 A がグローバルタイマ 1 3 A をラッチし、系統 B のラッチ時間保持部 1 6 B がグローバルタイマ 1 3 B をラッチする。タイムスタンプ付加部 1 4 は、系統 A のラッチした時間に制御周期分、オフセットしたタイムスタンプを周期転送パケット 6 A に付加してデバイス 3 a に送信し、系統 B のラッチした時間に制御周期分、オフセットしたタイムスタンプを周期転送パケット 6 B に付加してデバイス 3 b に送信する（図 2 2 参照）。

【 0 0 8 9 】

デバイス 3 a は、動作周期タイマ 1 1 a が示す同期（ローカルシンク）タイミングで、受信した周期転送パケット 6 A に付加されたタイムスタンプが示す同期（システムシンク）時間とグローバルタイマ 1 3 a が示す時間との時間差から、動作周期タイマ 1 1 a のタイマ補正值あるいはタイマ周期補正值を求め、動作周期タイマ 1 1 a に、このタイマ補正值あるいはタイマ周期補正值を設定する。同じように、デバイス 3 b は、動作周期タイマ 1 1 b が示す同期（ローカルシンク）タイミングで、受信した周期転送パケット 6 B に付加されたタイムスタンプが示す同期（システムシンク）時間とグローバルタイマ 1 3 b が示す時間との時間差から、動作周期タイマ 1 1 b のタイマ補正值あるいはタイマ周期補正值を求め

、動作周期タイマ 1 1 b に、このタイマ補正值あるいはタイマ周期補正值を設定する。これによって、コントローラ 2 の制御周期タイマ 1 0 に、系統 A のデバイス 3 a の動作周期タイマ 1 1 a と系統 B のデバイス 3 b の動作周期タイマ 1 1 b とが同期し、コントローラ 2 の制御部 4 と系統 A、B のデバイス 1 3 a、1 3 b とは周期制御される。

【0 0 9 0】

また、系統 A、B のラッチ時間保持部 1 6 A、1 6 B を独立して持つことによって、系統 A、B 毎の正確なシステムシンク時間を示すタイムスタンプを算出することができる。さらに、系統 A、B のネットワーク 1 A、1 B の再構築などによるグローバルタイマ 1 3 A、1 3 B のリセットがあつて、系統 A、B 間にグローバル時間にずれが生じてても、システムシンクのタイミングで系統 A、B 毎に、グローバル時間がラッチされるので、異なる系統 A、B のデバイス 3 a、3 b に対しても同期をとり続けることができるので、リセット後も制御同期を保持し、連続した制御を行うことができる。

【0 0 9 1】

【発明の効果】

以上説明したように、この発明によれば、ネットワークに接続された 1 以上のコントローラおよび前記ネットワークに接続された 1 以上のデバイスは、前記ネットワークを介して制御されるグローバルタイマが示すグローバル時間を用いて、コントローラとデバイスとの間の周期制御の同期タイミングを生成して該周期制御の同期をとり、画一的に転送される周期パケットの周期転送タイミングによって周期制御の同期をとらなくてもよく、周期パケットの周期転送速度が周期制御の同期精度に影響しないようにしているので、周期制御の同期制御を保ったまま、大きなサイズのパケット転送や、スレーブであるデバイス同士の非同期通信などを行え、柔軟な通信が可能になるという効果を奏する。

【0 0 9 2】

つぎの発明によれば、前記コントローラの送信手段が、マスタグローバルタイマが示すグローバル時間を用いた同期タイミング時間を周期転送パケットとしてデバイスに送信し、デバイスの周期制御手段が、前記送信手段が送信した周期転

送パケットの同期タイミング時間とスレーブグローバルタイマが示すグローバル時間とを用いて周期制御を行うようにしているので、コントローラの制御周期は、グローバルタイマの同期による時間のずれの影響がなく、制御周期タイマを用いた時間指定の精度を保つことができるとともに、コントローラは、全てのデバイスのグローバルタイマの同期タイミングを指定できるため、デバイスのデバイス動作機能に都合のよいタイミングで、デバイスのグローバルタイマを同期することができ、時間指定の精度を保つことができるという効果を奏する。

【 0 0 9 3 】

つぎの発明によれば、前記デバイスの補正手段が、動作周期タイマが示す同期タイミング時に、当該デバイスのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該動作周期タイマを補正するようにしているので、デバイス動作機能に都合の良いタイミングで動作周期タイマを更新することができ、任意のタイミングで生じるグローバルタイマ同士の時刻同期による時間のずれの影響を受けず、動作周期タイマを用いた時間指定の精度を保つことができるという効果を奏する。

【 0 0 9 4 】

つぎの発明によれば、検出手段が、前記時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うようにしているので、ネットワークの不具合などによるグローバルタイマの不正同期や停止などがあっても、動作周期タイマは動作周期を刻み続けるため、動作周期タイマの突然の停止や暴走を防ぐことができるという効果を奏する。

【 0 0 9 5 】

つぎの発明によれば、前記コントローラの補正手段が、制御周期タイマが示す同期タイミング時に、当該コントローラのグローバルタイマが示すグローバル時間と前記コントローラが示す同期タイミング時間との時間差を求め、この求めた

時間差をもとに前記制御周期タイマのタイマ補正值あるいはタイマ周期補正值を求めて該制御周期タイマを補正するようにしているので、コントローラの制御機能に都合の良いタイミングで制御周期タイマを更新することができ、任意のタイミングで生じるグローバルタイマ同士の時刻同期による時間のずれの影響を受けず、制御周期タイマを用いた時間指定の精度を保つことができるという効果を奏する。

【 0 0 9 6 】

つぎの発明によれば、検出手段が、前記時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記制御周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記制御周期タイマを補正しない制御を行うようにしているので、ネットワークの不具合などによるグローバルタイマの不正同期や停止などがあっても、制御周期タイマは制御周期を刻み続けるため、制御周期タイマの突然の停止や暴走を防ぐことができるという効果を奏する。

【 0 0 9 7 】

つぎの発明によれば、コントローラのタイムスタンプ付加手段が、第1のグローバルタイマが示すグローバル時間を用いて制御周期タイマが指定した周期制御の同期タイミングを示すタイムスタンプを周期転送パケットに付加し、送信手段が、前記タイムスタンプが付加された前記周期転送パケットを前記デバイスに送信し、前記デバイスの周期制御手段が、前記送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第2のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させるようにしているので、グローバルタイマの構造や精度に関係のないタイマを用いることができ、グローバルタイマ同士の時刻同期による時間のずれに影響されず、制御周期の精度を保つことができるとともに、コントローラの都合の良いタイミングでシステム全体の動作周期タイマを同時に同期させることができるという効果を奏する。

【 0 0 9 8 】

つぎの発明によれば、前記制御周期タイマが、当該制御周期タイマが指定した周期制御の同期タイミング時に、ラッチ手段に前記第 1 のグローバルタイマのグローバル時間をラッチさせ、前記タイムスタンプ付加手段が、前記ラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加するようにしているので、正確な周期制御の同期時間を示すタイムスタンプを算出することができ、このタイムスタンプの算出と、パケットに対するタイムスタンプの書込をソフトウェアによって簡単に処理することができるという効果を奏する。

【 0 0 9 9 】

つぎの発明によれば、デバイスの補正手段が、動作周期タイマが示す同期タイミング時に、記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差を求め、この時間差をもとに前記動作周期タイマのタイマ補正值あるいはタイマ周期補正值を求め、前記動作周期タイマを補正するようにしているので、タイムスタンプとグローバルタイマとの比較タイミングが決まっているので、比較手段の構成が容易となり、特にソフトウェアによる構成が可能になるとともに、ネットワークなどの再構築などによってグローバルタイマのリセットに影響されず、リセット後も制御周期を保ち、連続して制御を続けることができるという効果を奏する。

【 0 1 0 0 】

つぎの発明によれば、検出手段が、前記時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内である場合、前記タイマ補正值あるいは前記タイマ周期補正值をもとに前記動作周期タイマを補正し、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うようにしているので、コントローラの不具合によって、タイムスタンプが示す時間と動作周期タイマが示す時間とが大幅に異なったときに、誤った周期制御に同期しないという効果を奏する。

【 0 1 0 1 】

つぎの発明によれば、比較手段が、前記送信手段が送信した周期転送パケット

のタイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間とを比較し、補正手段が、前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイマが示すグローバル時間が達したとき、前記動作周期タイマをリセットするようにしているので、ネットワークの不具合などによるグローバルタイマのリセットに影響されず、リセット後も制御周期を保ち、連続して制御を続けることができるという効果を奏する。

【 0 1 0 2 】

つぎの発明によれば、前記補正手段が、前記タイムスタンプが示す周期制御の同期タイミング時間に前記第 2 のグローバルタイマが示すグローバル時間が達するまでに、前記動作周期タイマが示す同期タイミングに達した場合に該動作周期タイマをリセットし、その後前記タイムスタンプが示す周期制御の同期タイミング時間が前記第 2 のグローバルタイマが示すグローバル時間と同一または越えた場合に、再び前記動作周期タイマをリセットするようにしているので、周期転送パケットの送受信エラーなどによってタイムスタンプが得られない場合であっても、動作周期タイマが示す同期タイミングで動作周期タイマがリセットされ、動作周期が安定して持続されるとともに、コントローラの不具合によってタイムスタンプが異常に遅くなった場合でも、誤った周期制御に同期しないようにすることができるという効果を奏する。

【 0 1 0 3 】

つぎの発明によれば、検出手段が、前記動作周期タイマが示す同期タイミング時に前記比較手段が比較した前記タイムスタンプが示す周期制御の同期タイミング時間と前記第 2 のグローバルタイマが示すグローバル時間との時間差が所定の許容範囲内であるか否かを検出し、補正手段が、前記時間差が所定の許容範囲内でない場合、前記動作周期タイマを補正しない制御を行うようにしているので、コントローラの不具合によってタイムスタンプが示す時間と動作周期タイマが示す時間とが大幅に異なる場合であっても、誤った周期制御に同期しないという効果を奏する。

【 0 1 0 4 】

つぎの発明によれば、前記補正手段が、前記タイムスタンプが示す周期制御の同期タイミング時における前記動作周期タイマの値を求めて該動作周期タイマのタイマ周期補正值を求め、あるいは動作周期タイマが示す同期タイミング時において、前記タイムスタンプが示す周期制御の同期タイミング時間と前記第2のグローバルタイマが示すグローバル時間との時間差から前記動作周期タイマのタイマ周期補正值を求め、該タイマ周期補正值をもとに前記動作周期タイマを補正するようにしているので、デバイスの動作周期がコントローラの制御周期に精度良く同期するという効果を奏する。

【0105】

つぎの発明によれば、コントローラのタイムスタンプ付加手段が、前記第1および第2のネットワークに周期的に送信される周期転送パケットに、前記制御周期タイマによって指定された前記周期制御の同期タイミングを示すタイムスタンプを第1および第2のグローバルタイマが示すグローバル時間を用いてそれぞれ付加し、第1および第2の送信手段が、前記タイムスタンプが付加された周期転送パケットを、対応する第1および第2のネットワークに接続された1以上のデバイスにそれぞれ送信し、前記第1および第2のネットワークに接続された1以上のデバイスの周期制御手段が、前記第1および第2の送信手段が送信した周期転送パケットのタイムスタンプが示す周期制御の同期タイミング時間と前記第3のグローバルタイマが示すグローバル時間とを用いて当該デバイスの動作周期を前記制御周期に同期させるようにしているので、各ネットワークに接続された1以上のデバイスの動作周期は、複数のネットワークに接続されたコントローラの制御周期に同期させることができるという効果を奏する。

【0106】

つぎの発明によれば、コントローラの制御周期タイマが、当該制御周期タイマが指定した周期制御の同期タイミング時に、前記第1および第1のラッチ手段に前記第1および第2のグローバルタイマのグローバル時間をラッチさせ、前記タイムスタンプ付加手段が、前記第1および第2のラッチ手段がラッチしたグローバル時間に制御周期分オフセットしたタイムスタンプを前記周期転送パケットに付加するようにしているので、正確な周期制御の同期タイミング時間を示すタイ

ムスタンプを算出することができるとともに、このタイムスタンプの算出と、パケットに対するタイムスタンプの書込とが、ソフトウェアで簡単に処理することができるという効果を奏する。

【図面の簡単な説明】

【図 1】 この発明の実施の形態 1 である周期制御同期システムの概要構成を示すブロック図である。

【図 2】 図 1 に示したコントローラにマスタグローバルタイマが設定された場合のコントローラとデバイスとの周期制御関係を示すブロック図である。

【図 3】 この発明の実施の形態 2 である周期制御同期システムの構成を示すブロック図である。

【図 4】 図 3 に示した制御周期タイマあるいは動作周期タイマの周期が周期制御の周期に比して長い場合におけるタイマ補正処理を示すタイミングチャートである。

【図 5】 図 3 に示した制御周期タイマあるいは動作周期タイマの周期が周期制御の周期に比して短い場合におけるタイマ補正処理を示すタイミングチャートである。

【図 6】 図 3 に示した制御周期タイマあるいは動作周期タイマの周期が周期制御の周期に比して短い場合における他のタイマ補正処理を示すタイミングチャートである。

【図 7】 図 3 に示した制御周期タイマあるいは動作周期タイマの周期が周期制御の周期に比して長い場合におけるタイマ周期補正処理を示すタイミングチャートである。

【図 8】 図 3 に示した制御周期タイマあるいは動作周期タイマの周期が周期制御の周期に比して短い場合におけるタイマ周期補正処理を示すタイミングチャートである。

【図 9】 この発明の実施の形態 3 である周期制御同期システムの構成を示すブロック図である。

【図 10】 タイムスタンプを用いたローカルシンクタイミングの同期処理を示すタイミングチャートである。

【図 1 1】 図 1 0 に示した動作周期タイマの周期が制御周期に比して長い場合のタイマ補正処理を示すタイミングチャートである。

【図 1 2】 図 1 0 に示した動作周期タイマの周期が制御周期に比して短い場合のタイマ補正処理を示すタイミングチャートである。

【図 1 3】 図 1 0 に示した動作周期タイマの周期が制御周期に比して短い場合の他のタイマ補正処理を示すタイミングチャートである。

【図 1 4】 図 1 0 に示した制御周期タイマまたは動作周期タイマの周期が周期制御の周期に比して長い場合のタイマ周期補正処理を示すタイミングチャートである。

【図 1 5】 図 1 0 に示した制御周期タイマまたは動作周期タイマの周期が周期制御の周期に比して短い場合のタイマ周期補正処理を示すタイミングチャートである。

【図 1 6】 この発明の実施の形態 4 である周期制御同期システムの構成を示すブロック図である。

【図 1 7】 タイムスタンプを用いたシステムシンクタイミングの同期処理を示すタイミングチャートである。

【図 1 8】 システムシンクタイミングがローカルシンクタイミングより先である場合の同期処理を示すタイミングチャートである。

【図 1 9】 ローカルシンクタイミングがシステムシンクタイミングより先である場合の同期処理を示すタイミングチャートである。

【図 2 0】 タイマ周期補正処理を示すタイミングチャートである。

【図 2 1】 この発明の実施の形態 5 である周期制御同期システムの構成を示すブロック図である。

【図 2 2】 タイムスタンプを用いた多系統の周期制御の同期処理を示すタイミングチャートである。

【図 2 3】 S E R C O S インターフェースを用いた従来の周期制御同期システムの構成を示す図である。

【符号の説明】

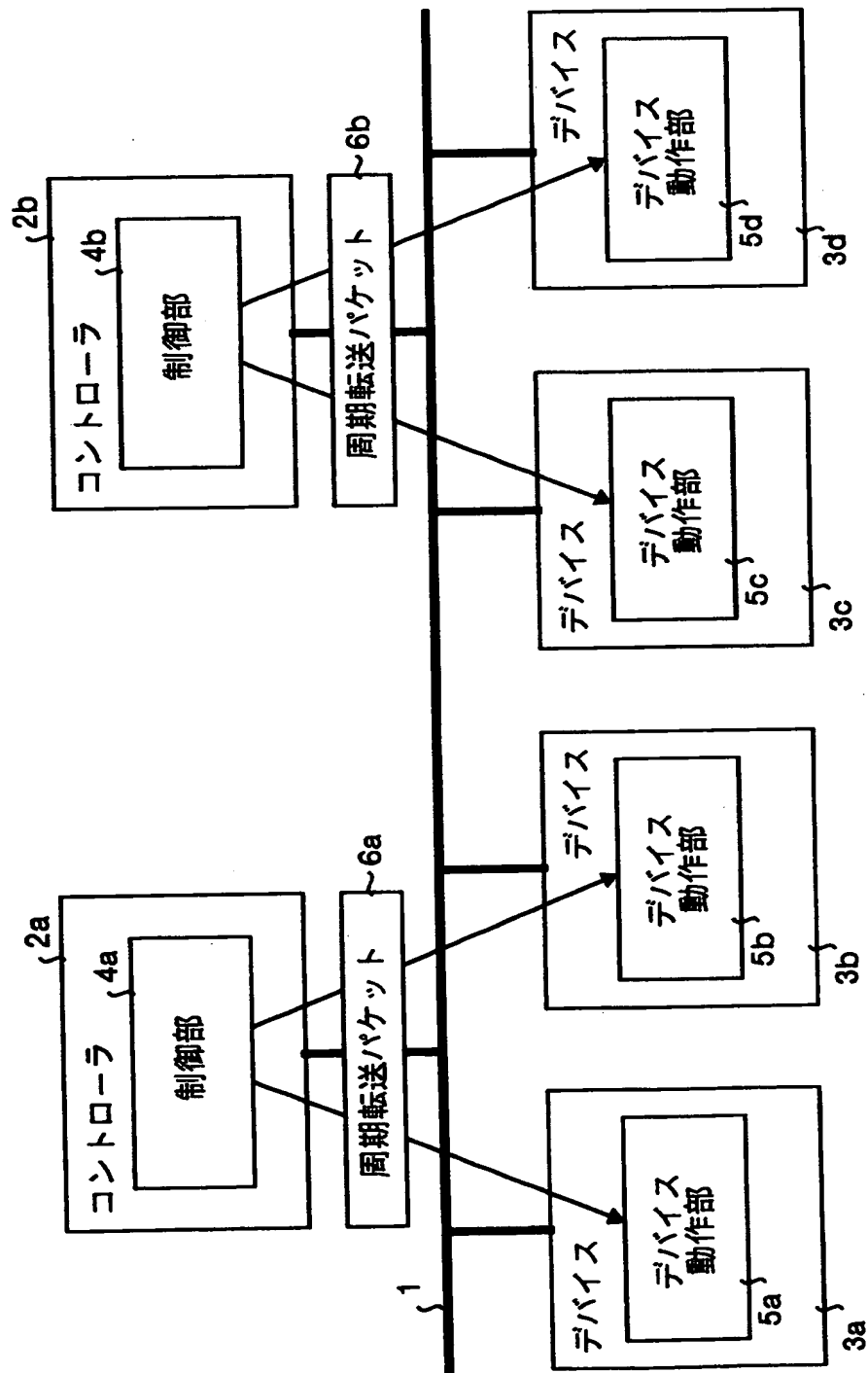
1 ネットワーク、 2, 2 a, 2 b コントローラ、 3 a～3 d デバイス、

4, 4a, 4b 制御部、5a~5d デバイス動作部、6, 6a, 6b, 6A, 6B 周期転送パケット、7, 8a, 8b, 13, 13a, 13b, 13A, 13B グローバルタイマ、9 グローバルタイマ同期パケット、10 制御周期タイマ、11a, 11b 動作周期タイマ、12, 12a, 12b タイマ同期部、14 タイムスタンプ付加部、15a, 15b, 25a, 25b タイムスタンプ比較部、16, 16A, 16B ラッチ時間保持部。

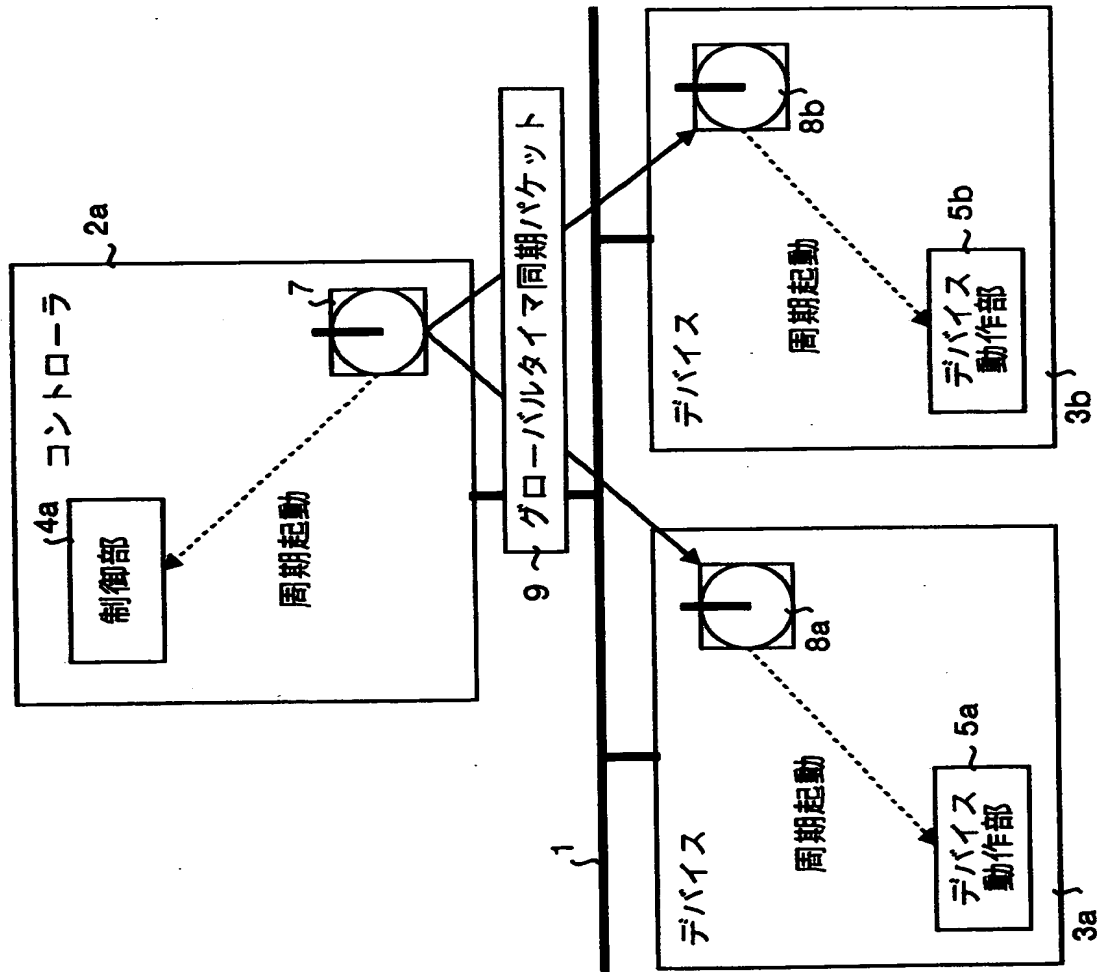
【書類名】

図面

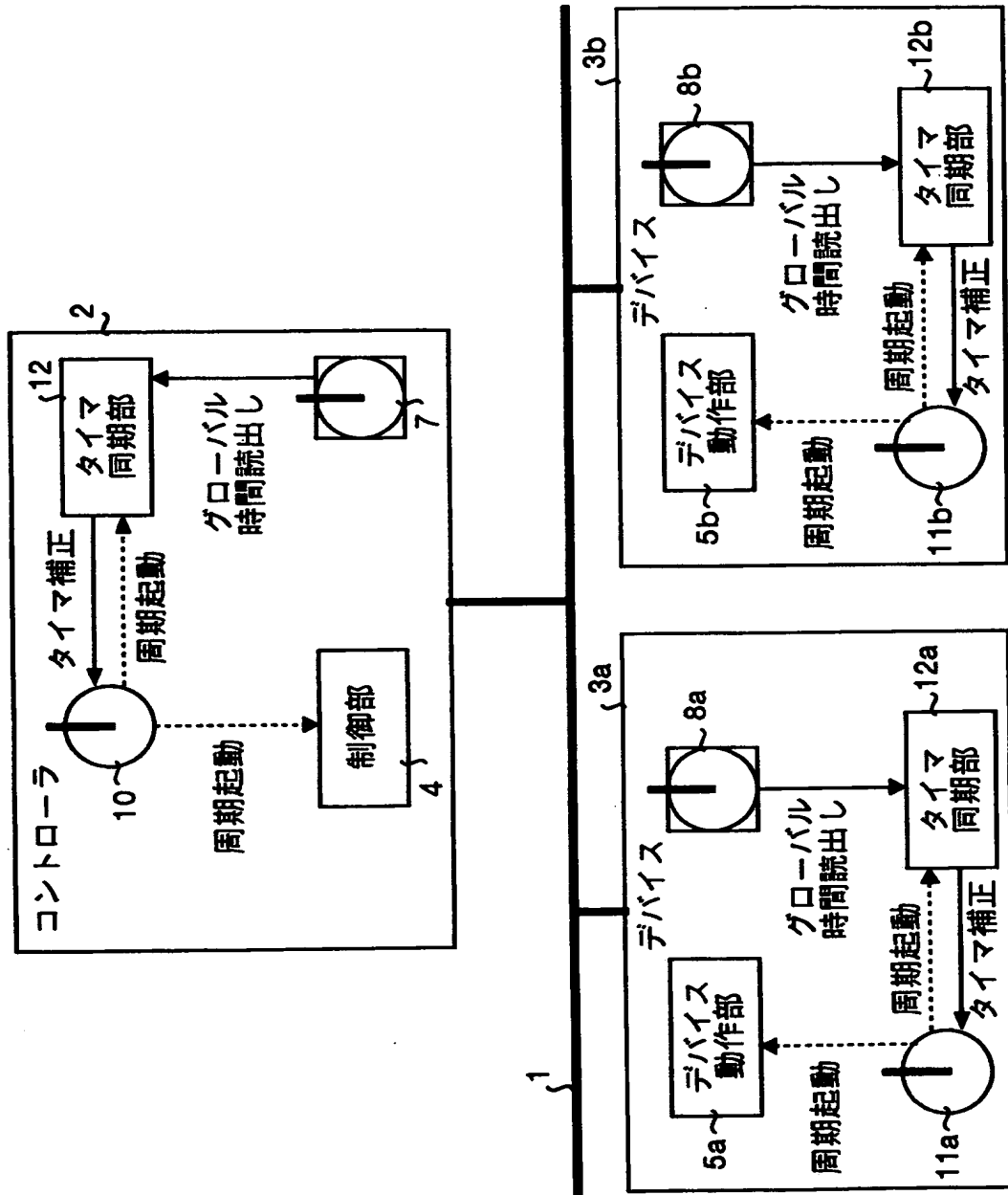
【図 1】



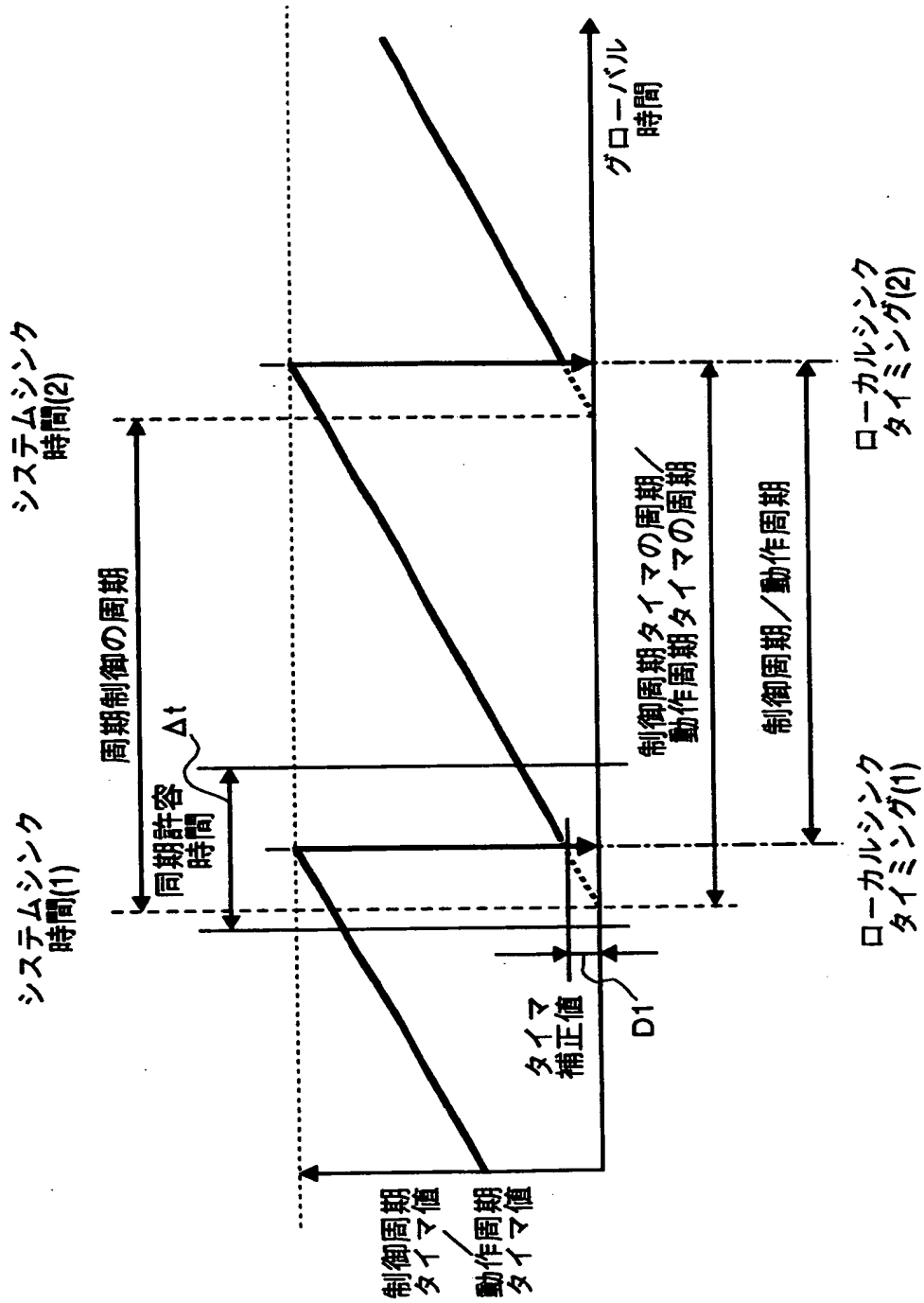
【図 2】



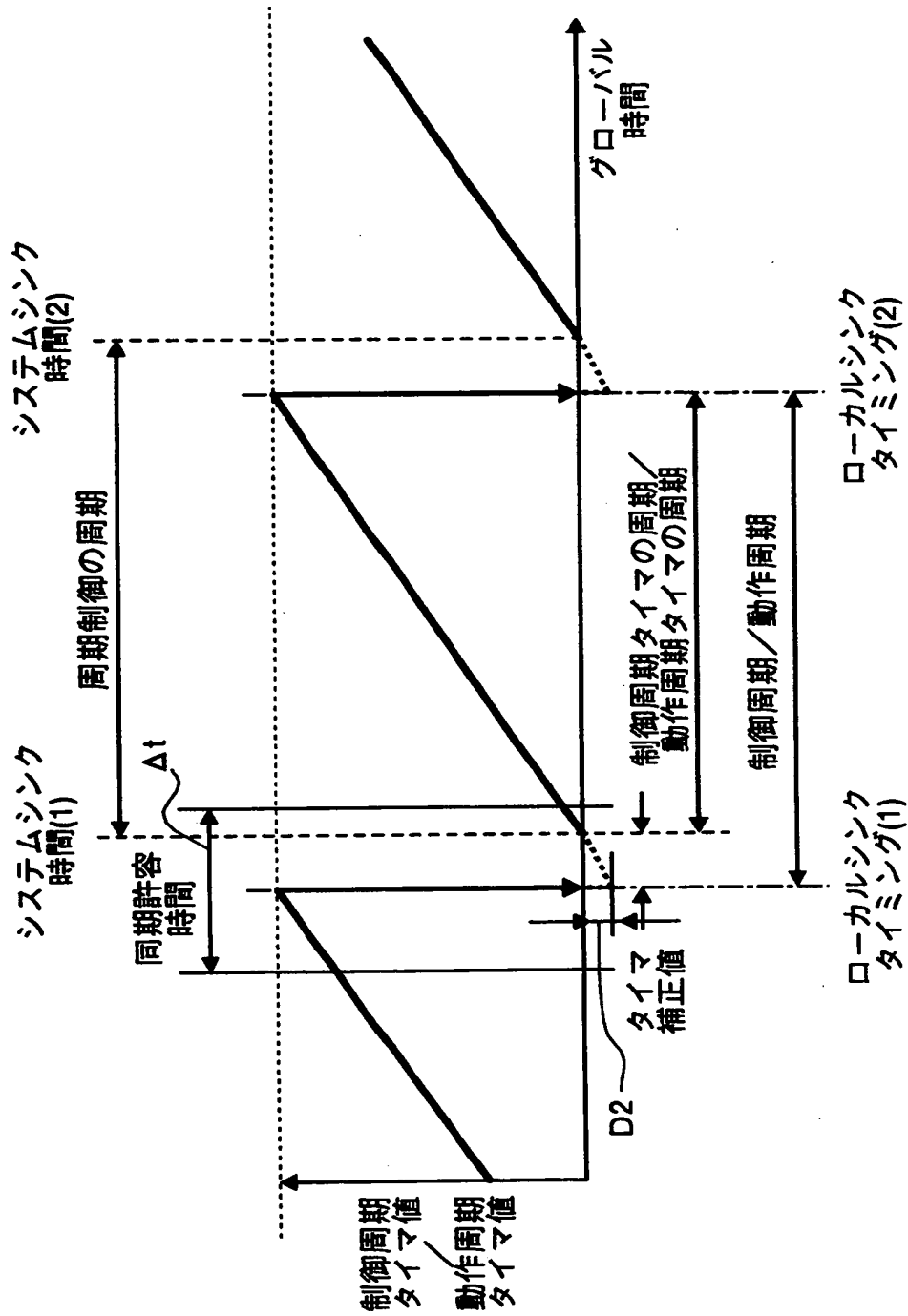
【図 3】



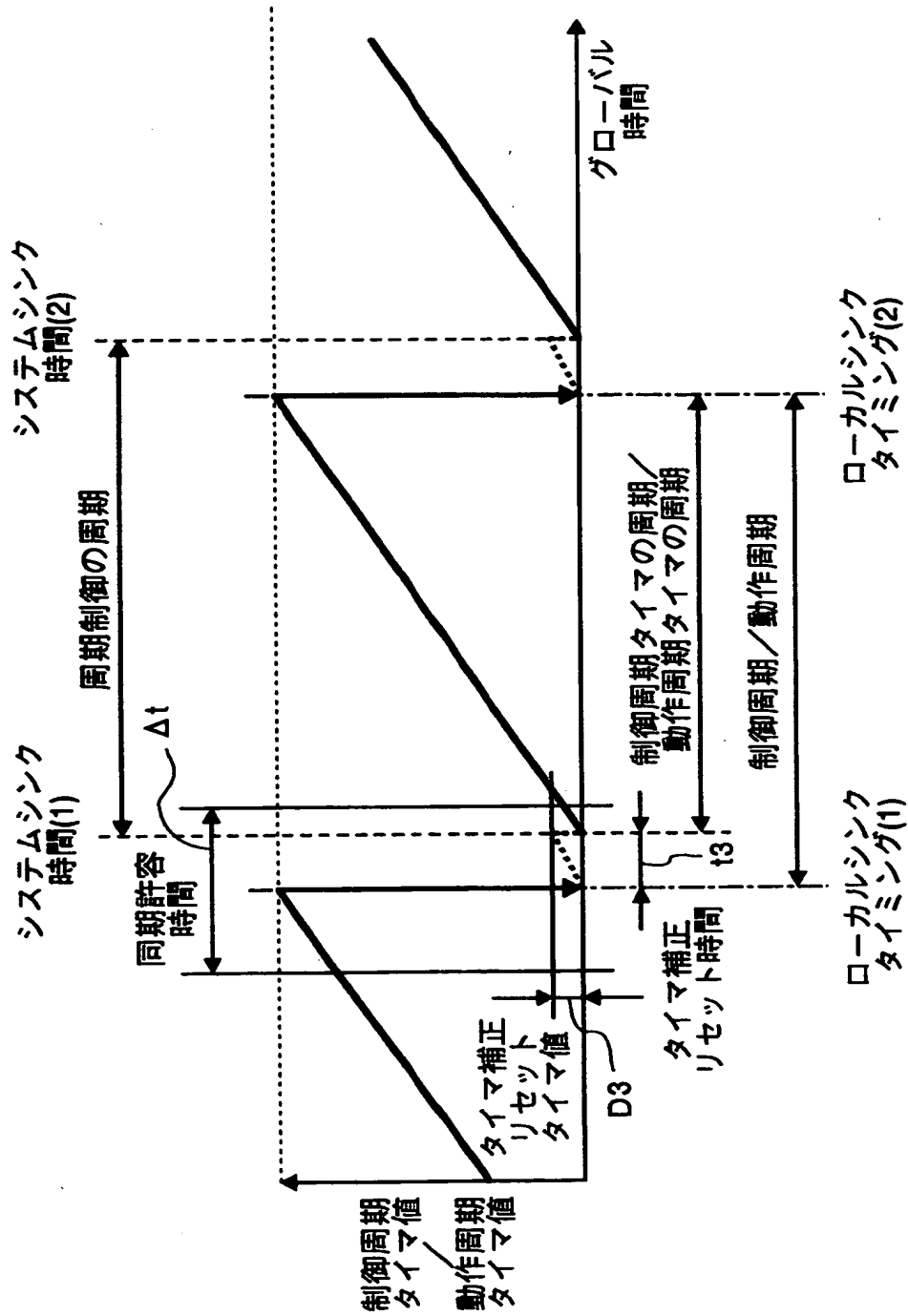
【図4】



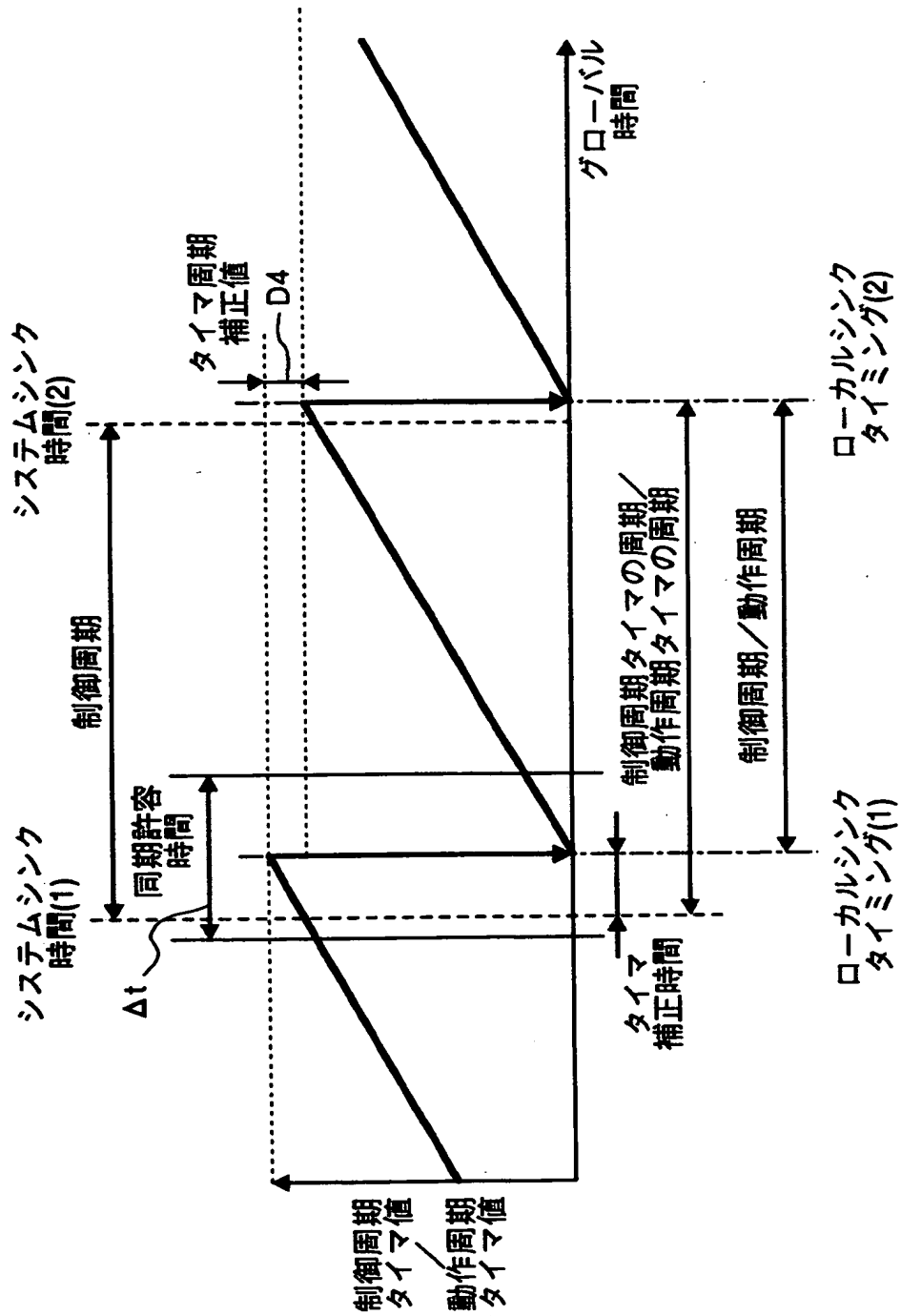
【図 5】



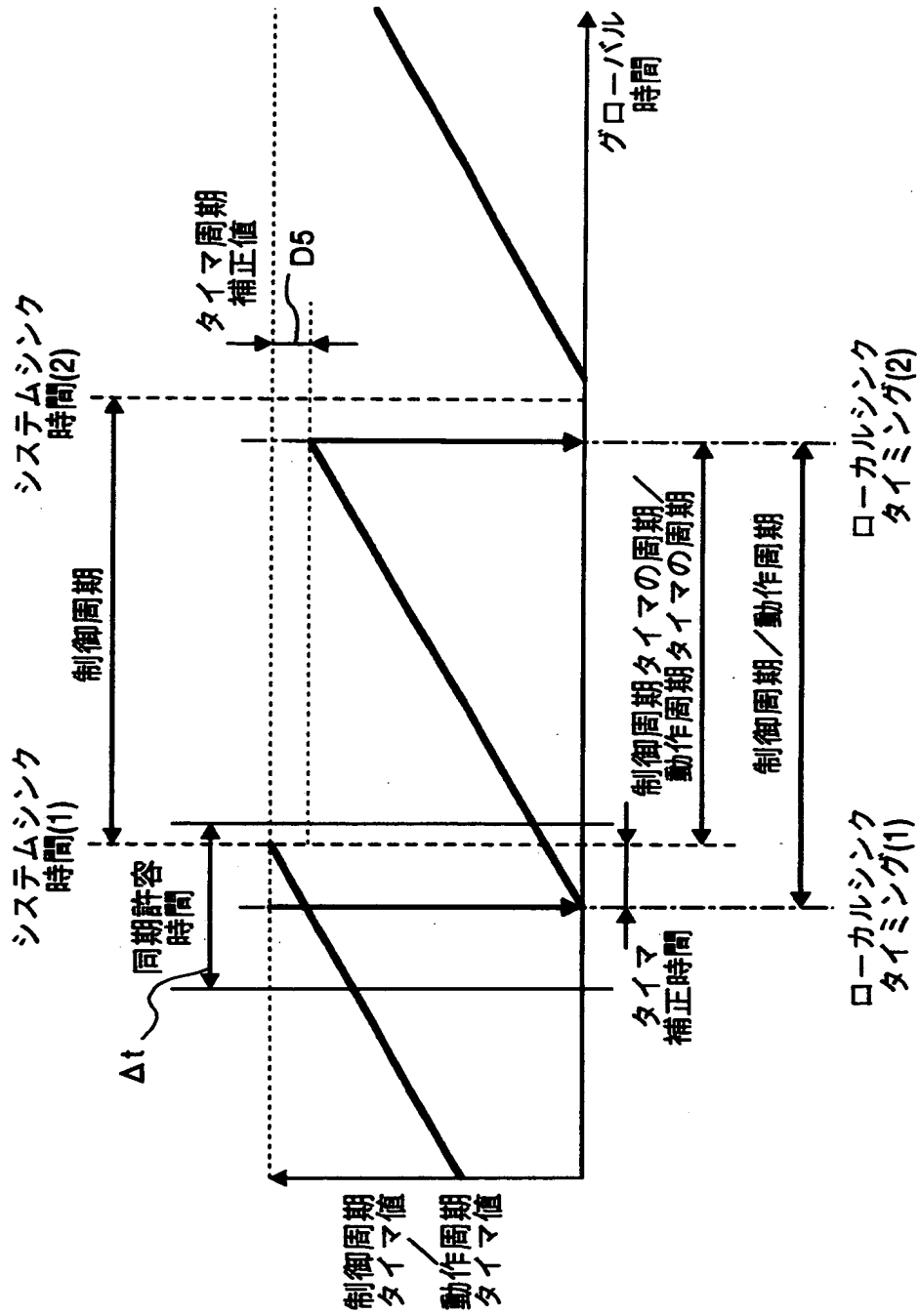
【図 6】



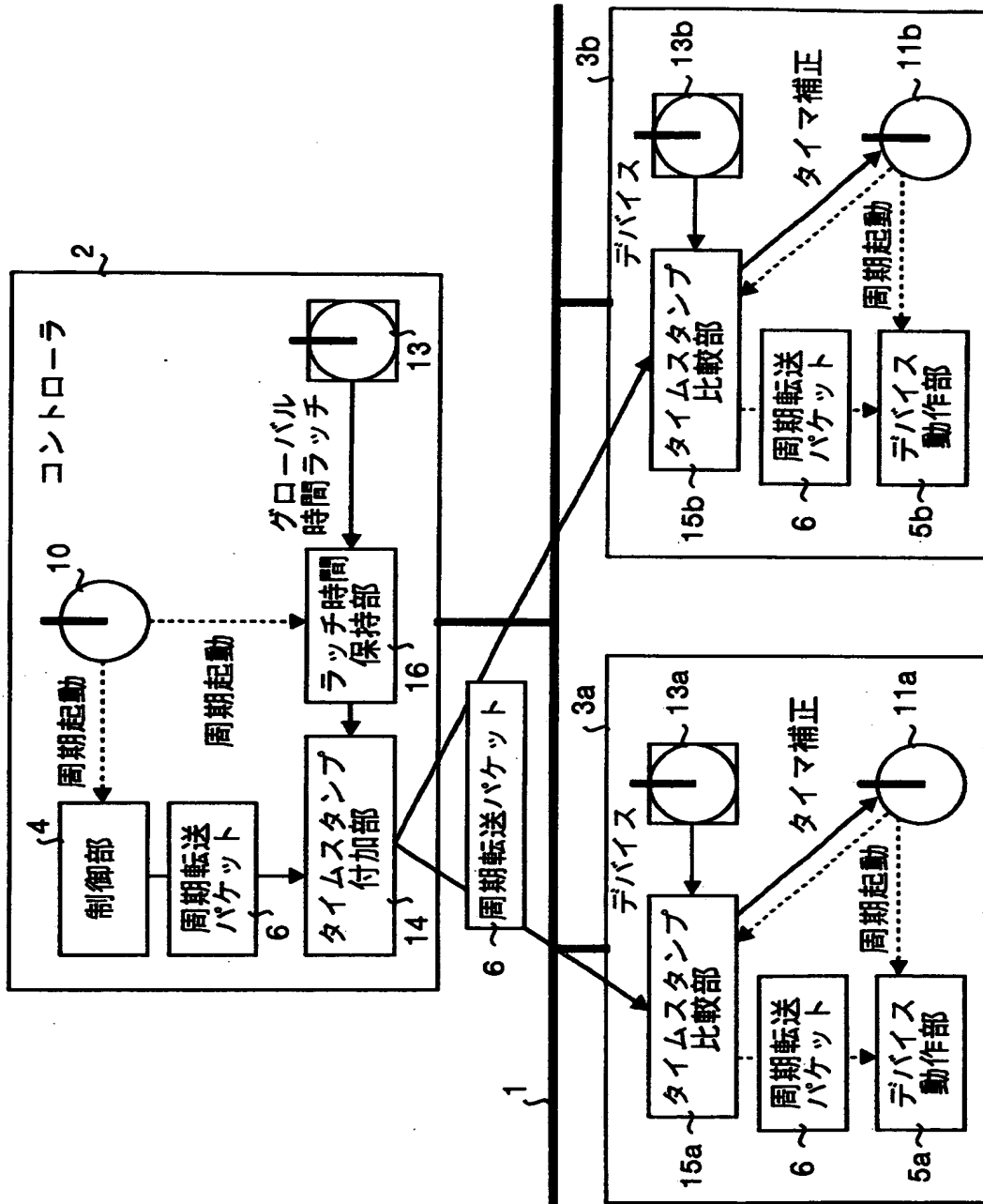
【図 7】



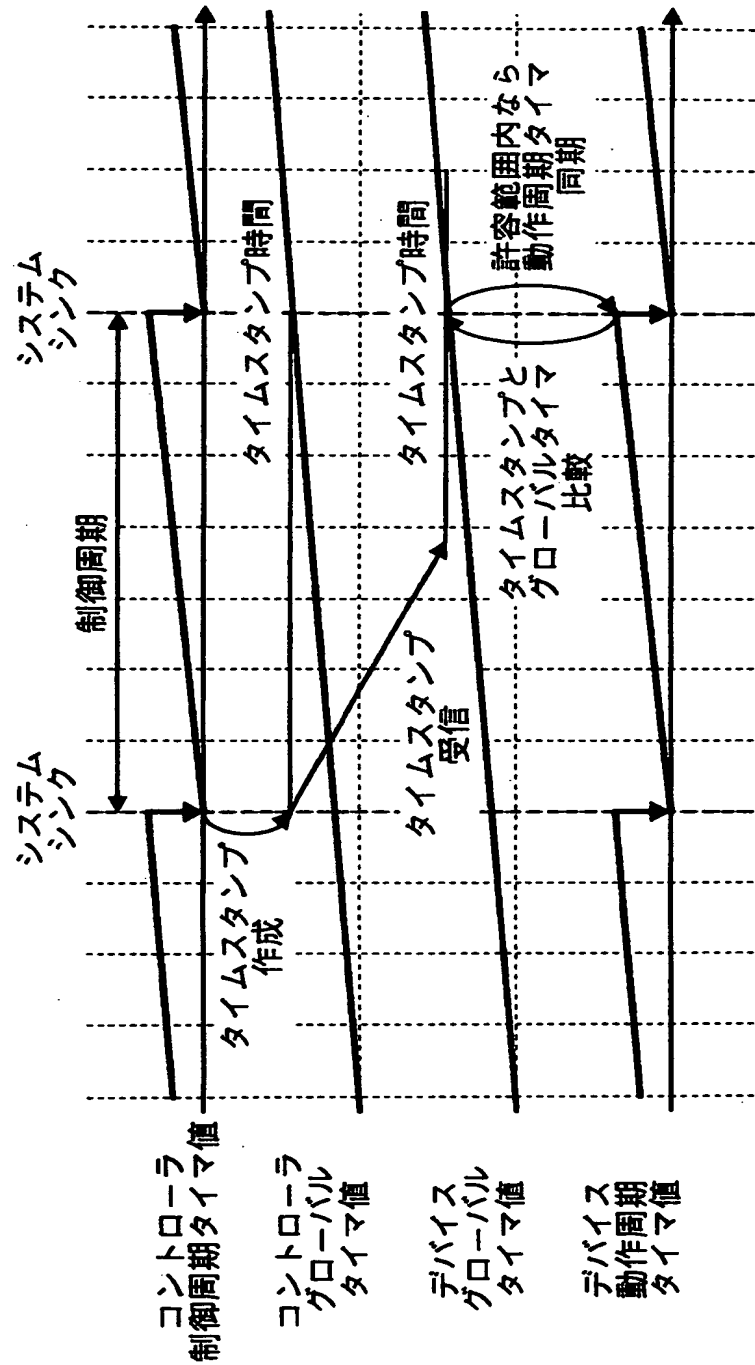
【図 8】



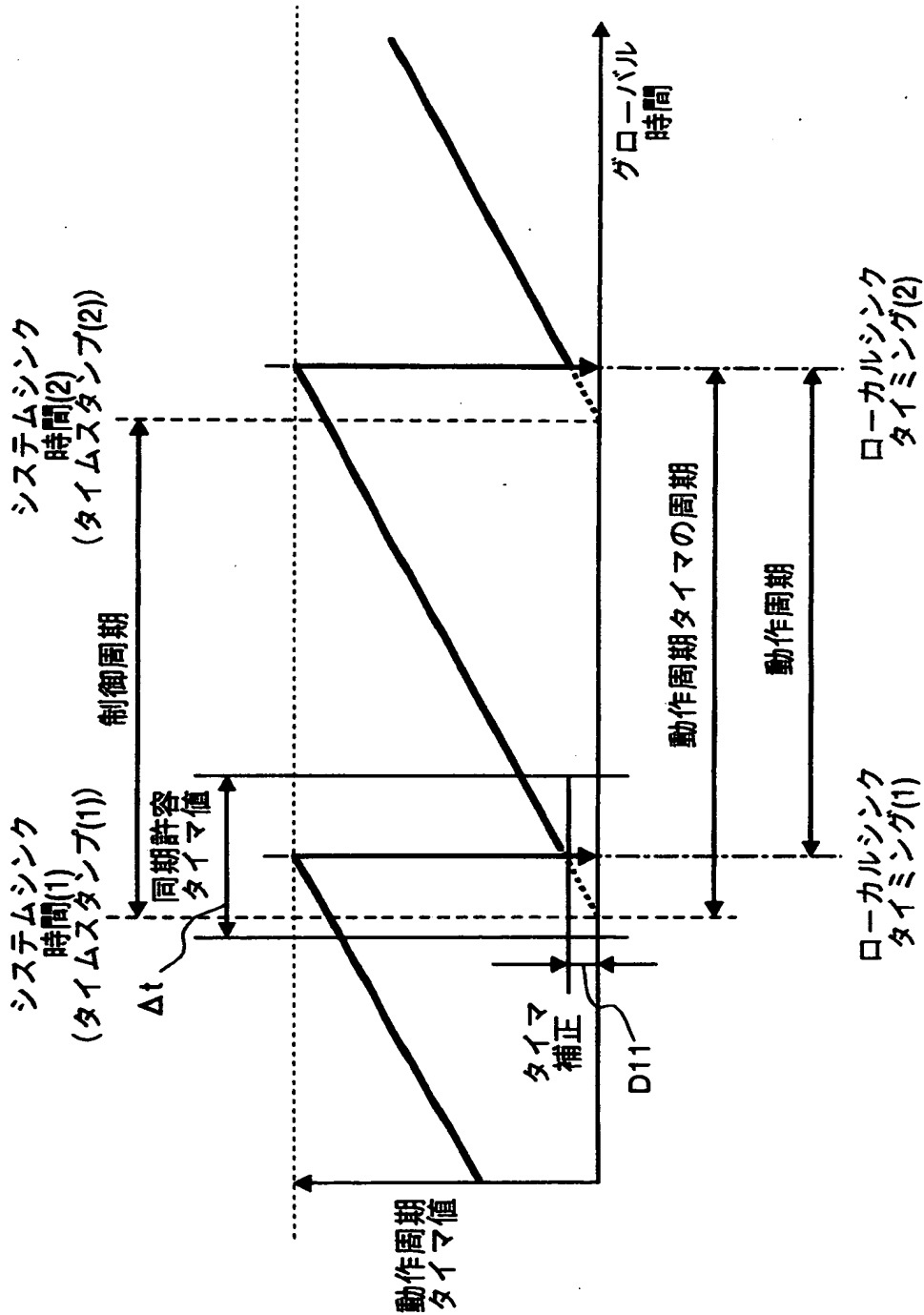
【図 9】



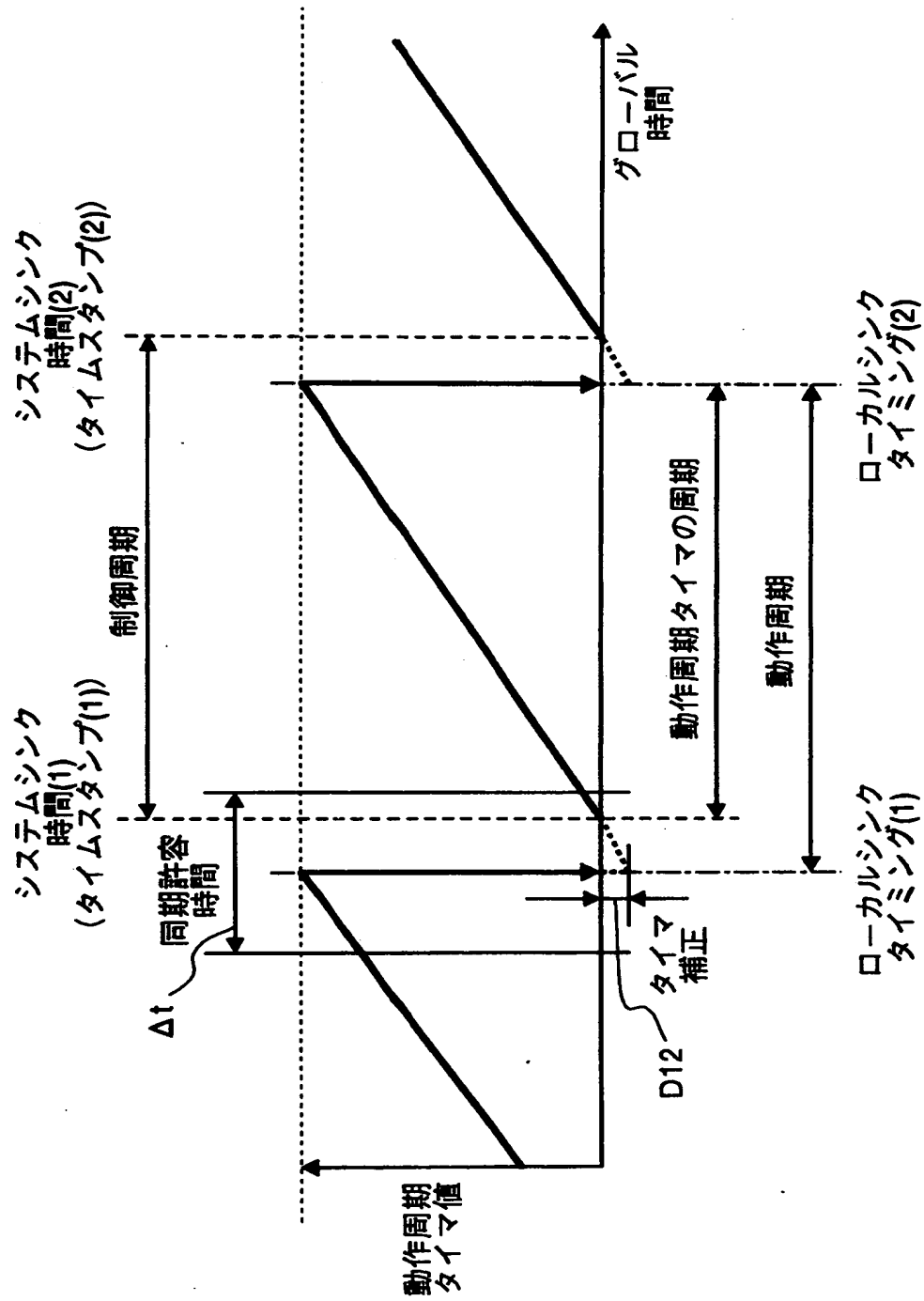
【図10】



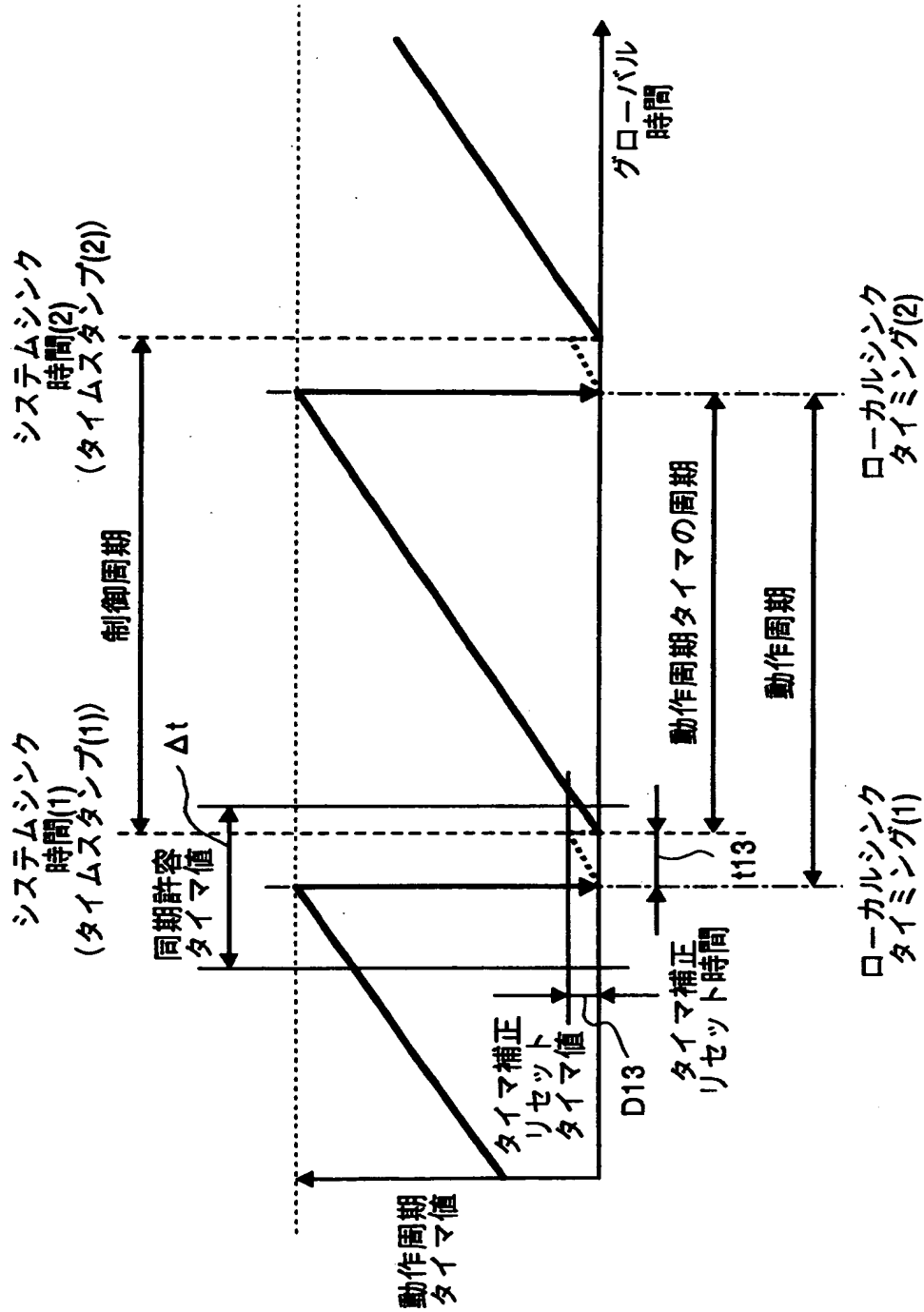
【図 11】



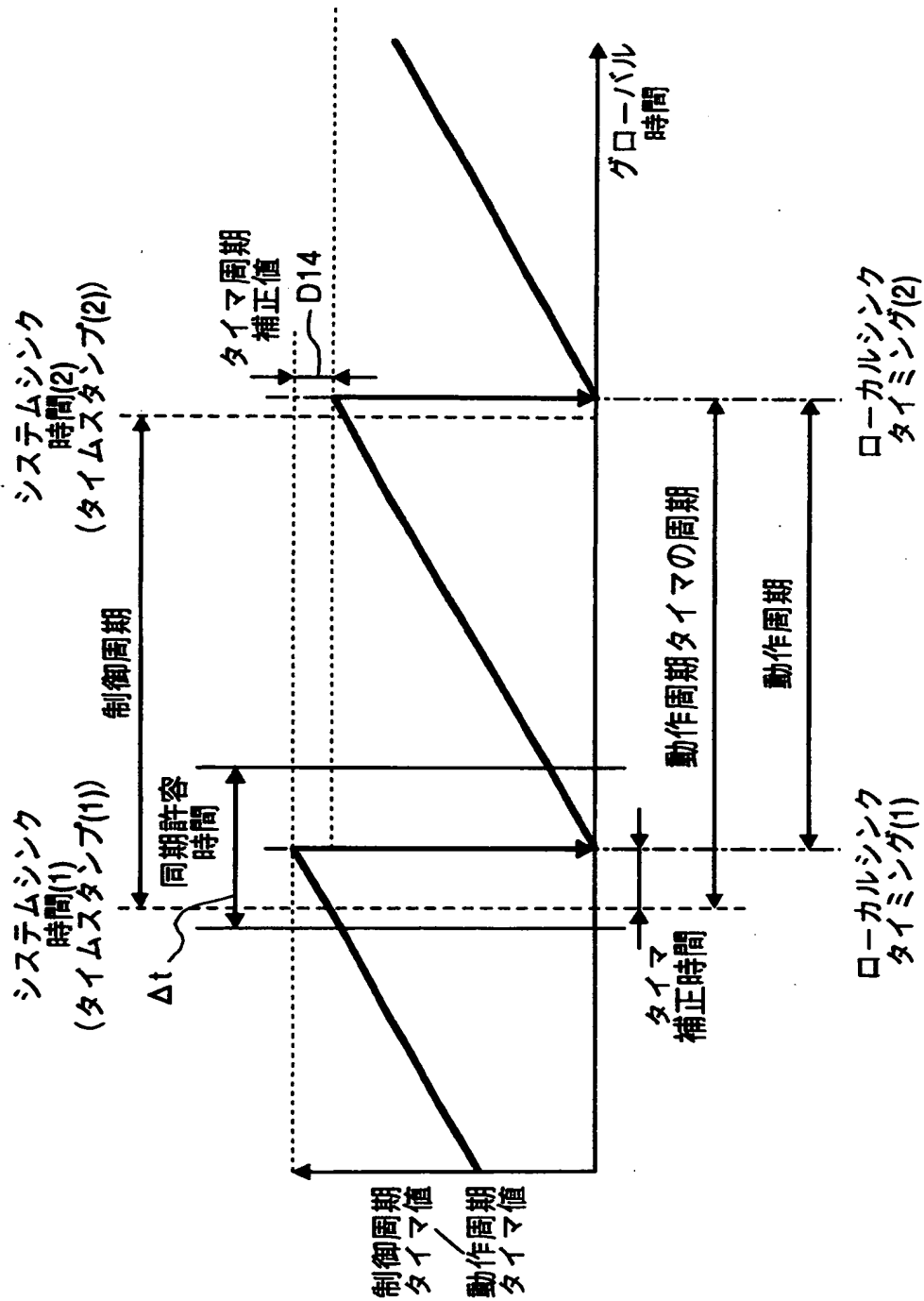
【図 1 2】



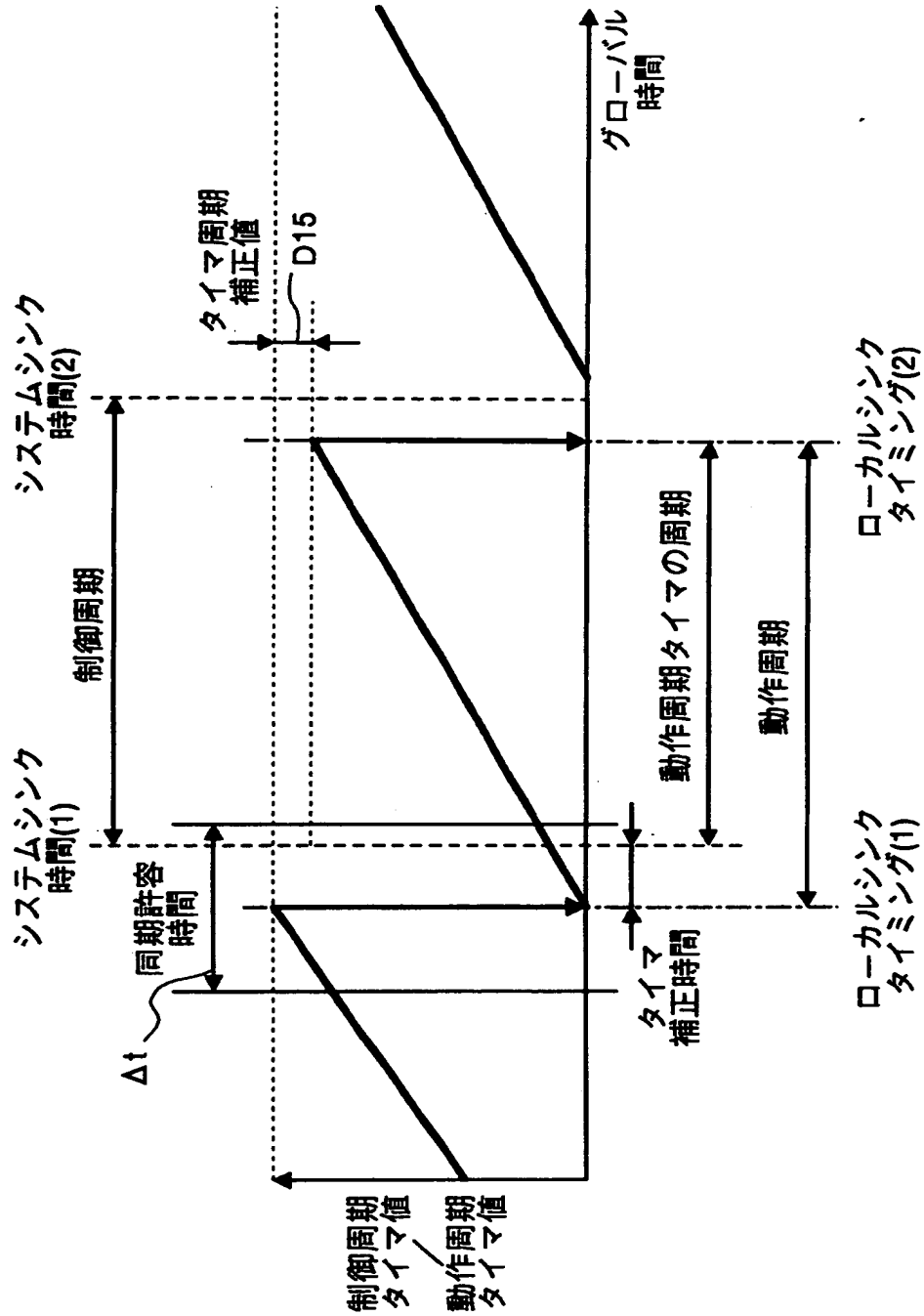
【図 13】



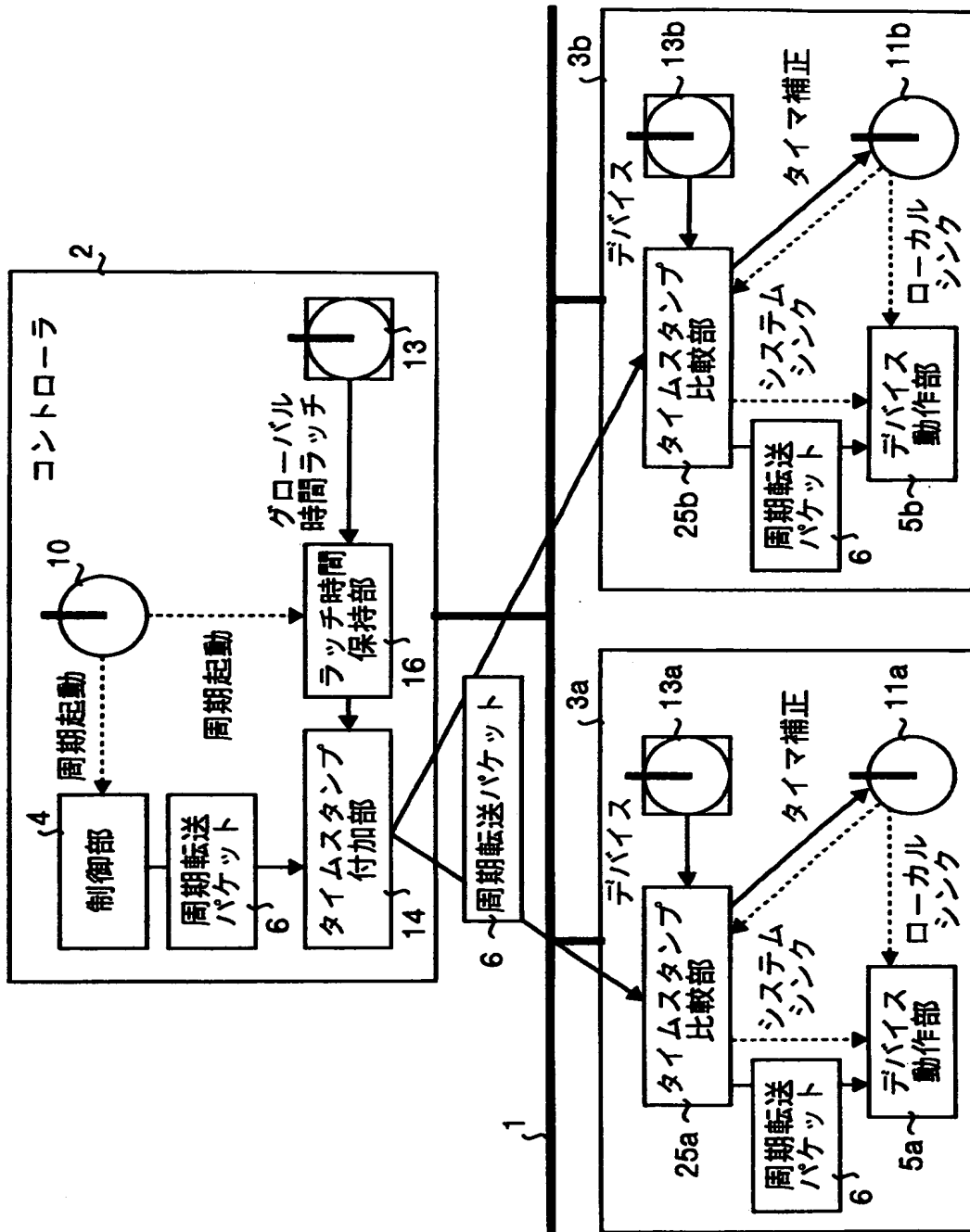
【図 14】



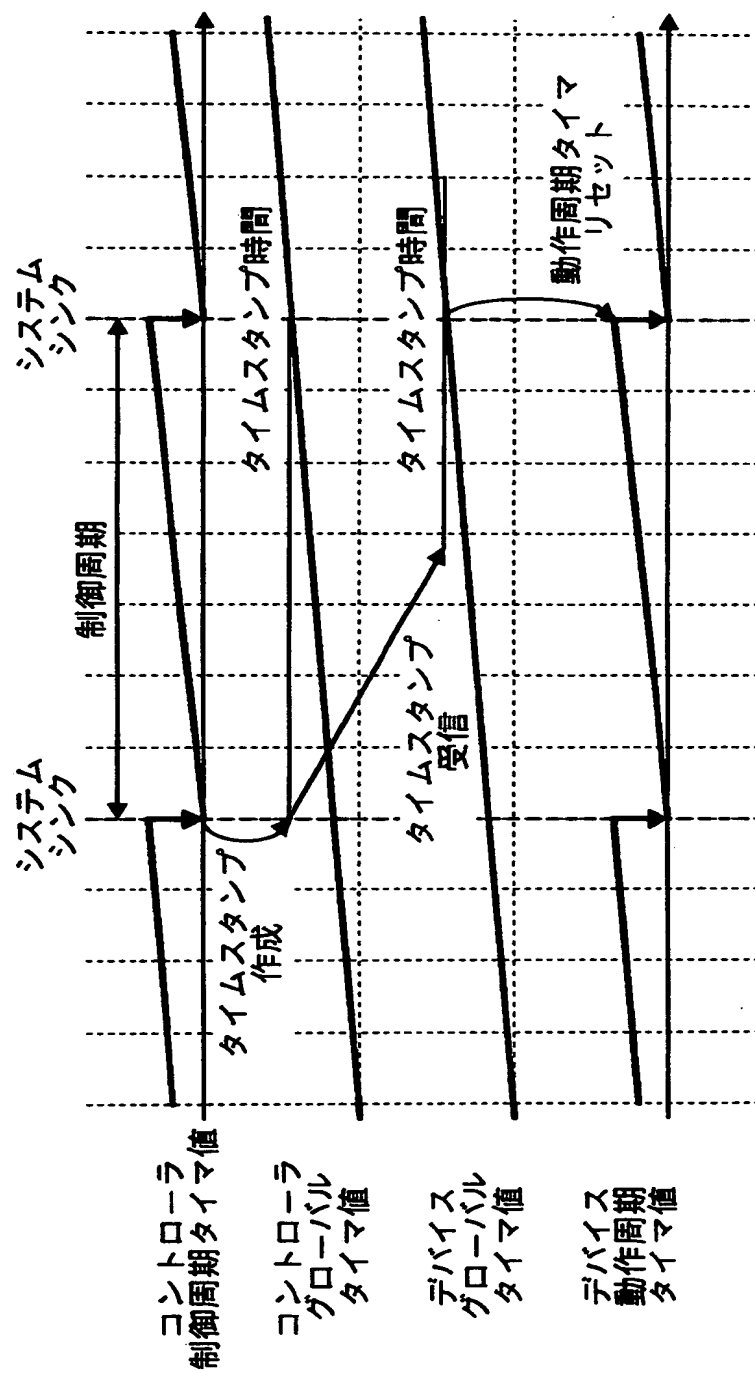
【図 15】



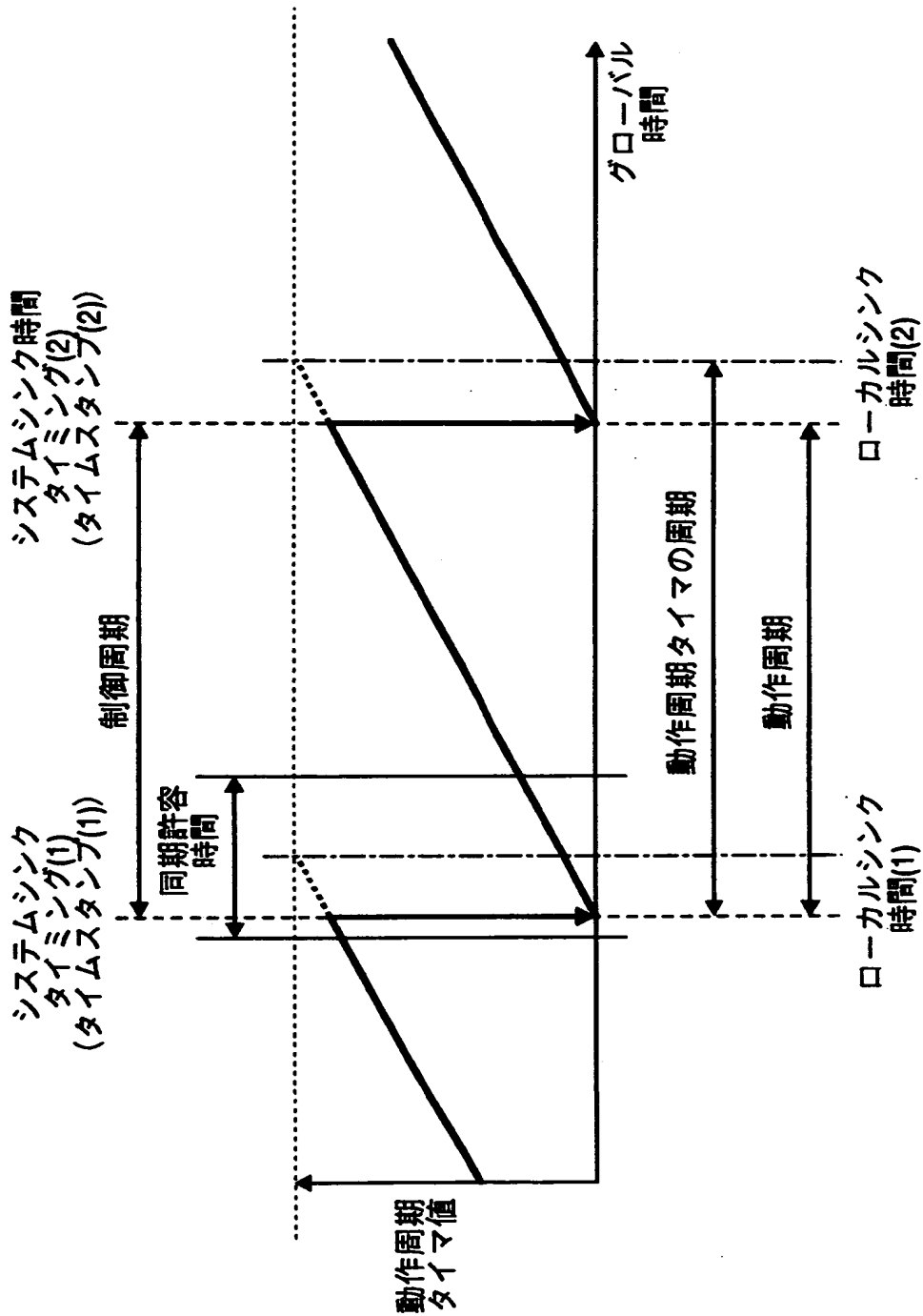
【図 16】



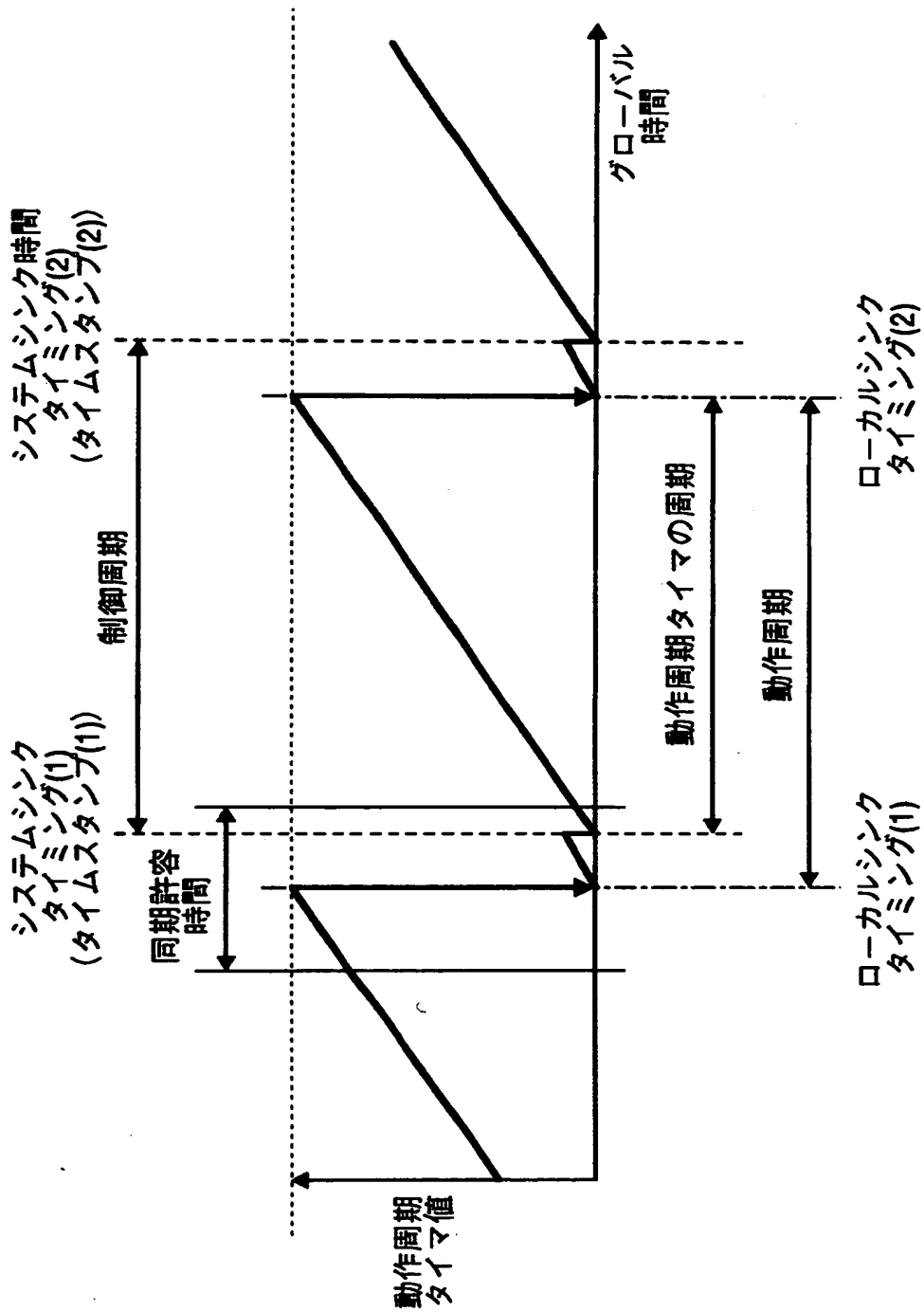
【图 17】



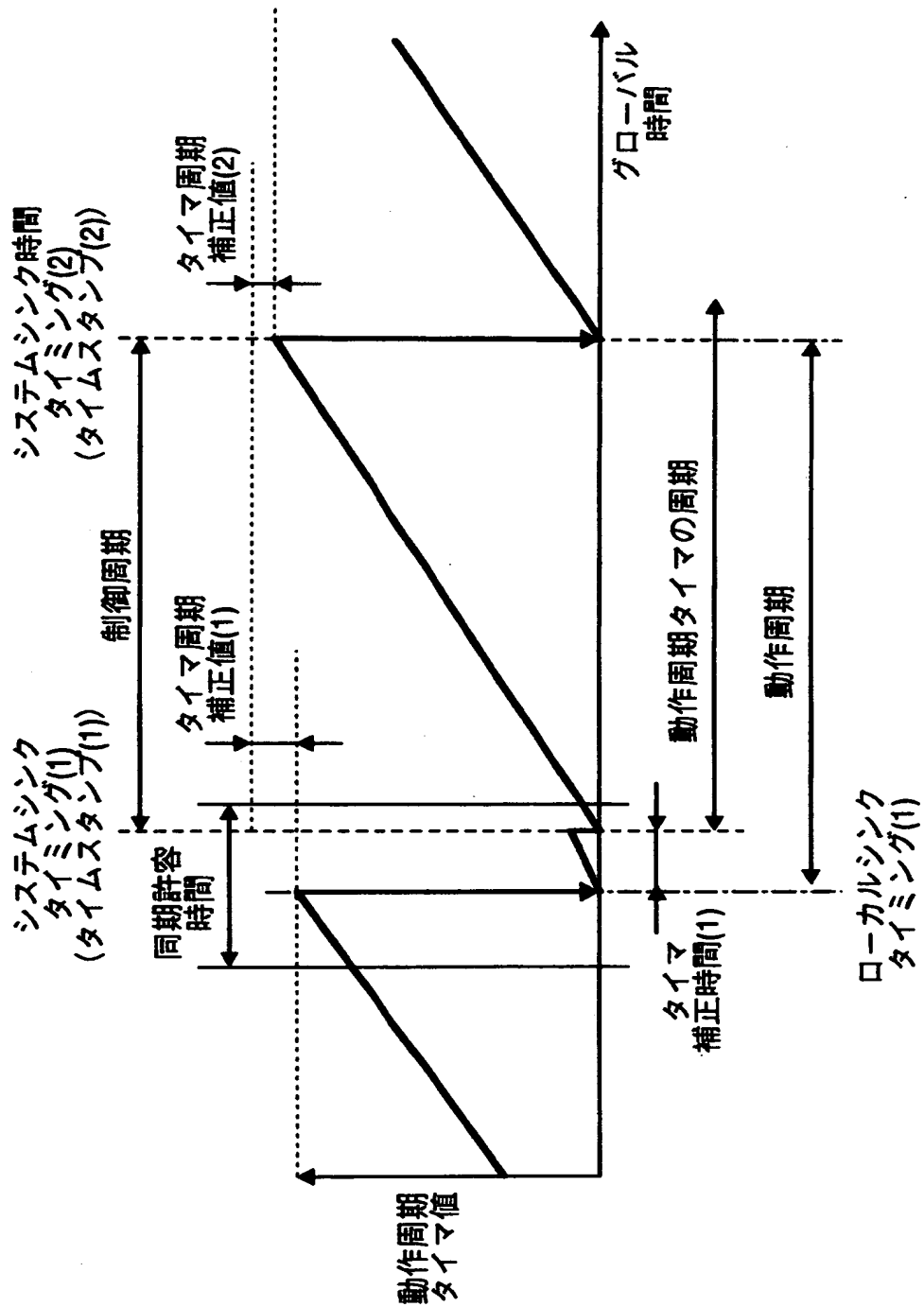
【図 1 8】



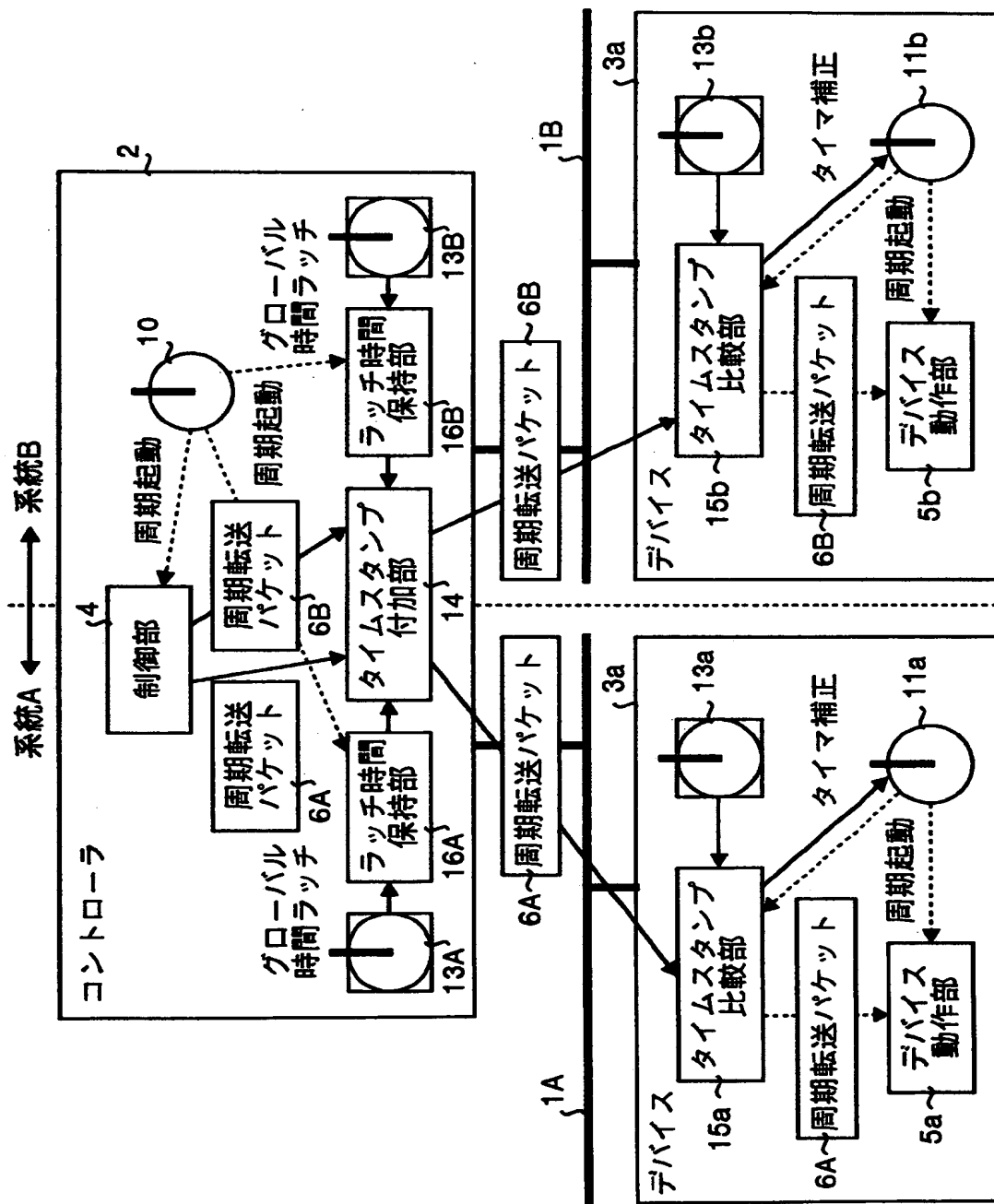
【図 1 9】



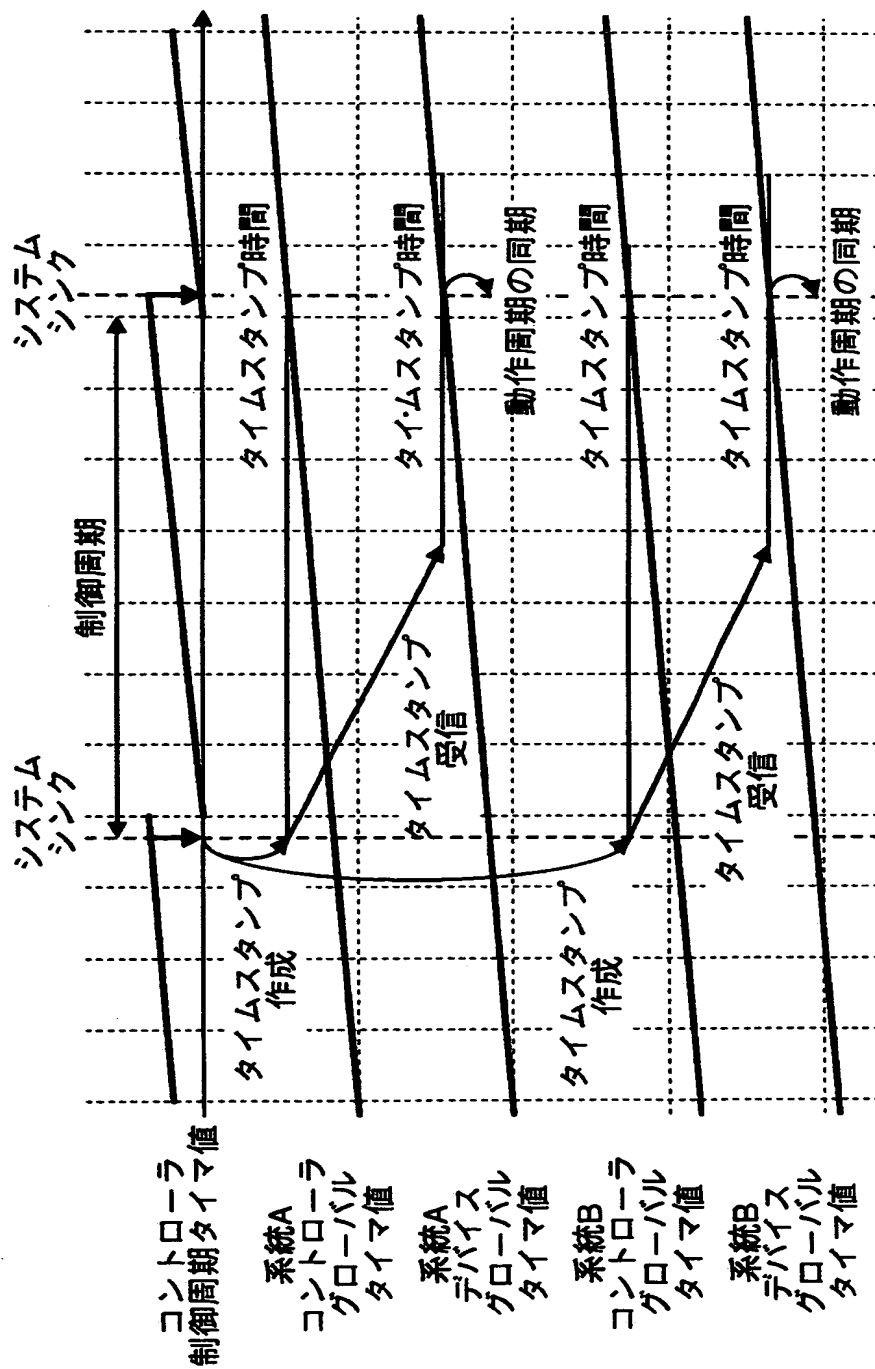
【図 20】



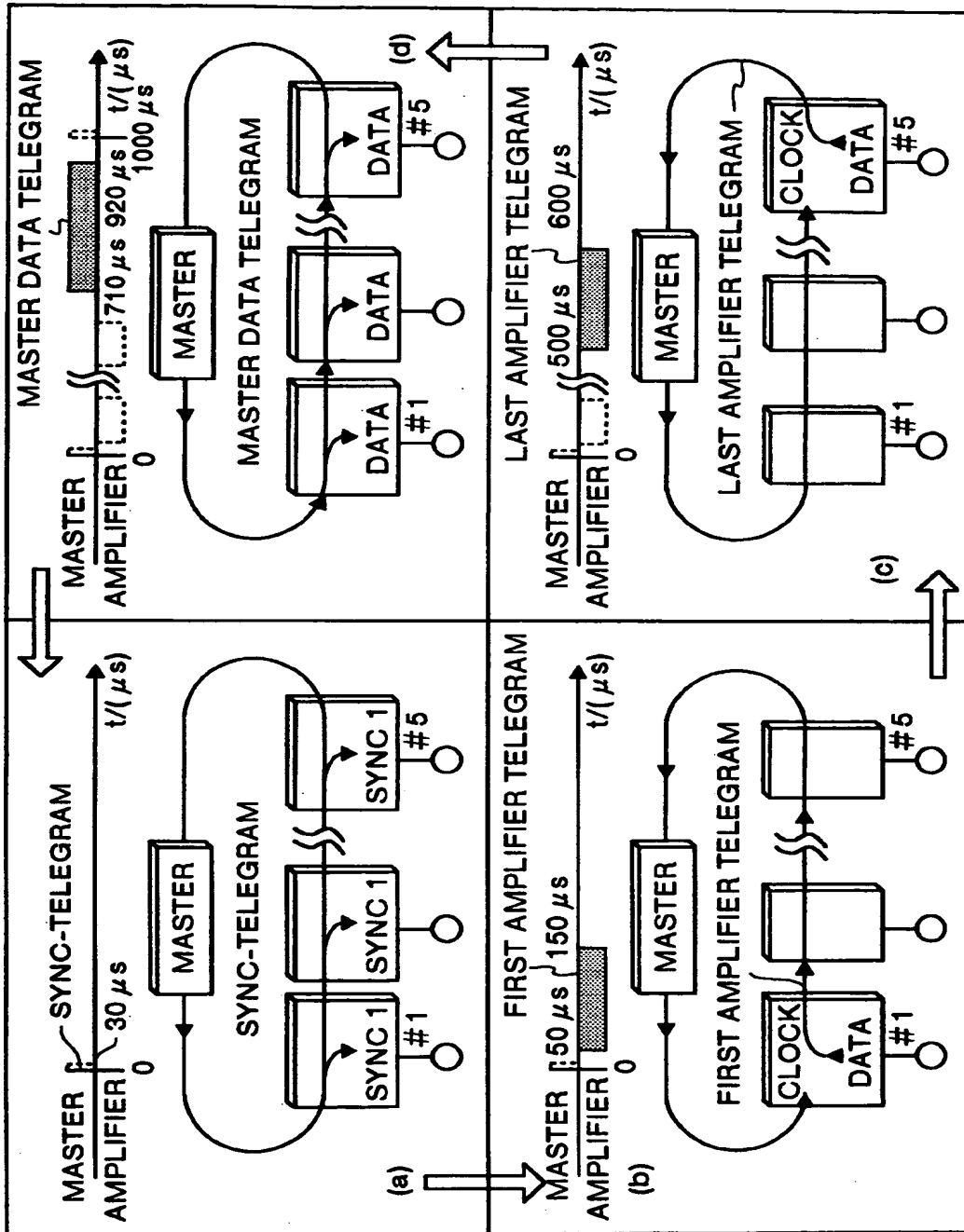
【図 21】



【図 2 2】



【図 2 3】



【書類名】 要約書

【要約】

【課題】 周期パケットの周期転送タイミングによって周期制御の同期をとる必要をなくし、周期パケットの周期転送精度が周期制御の同期精度に影響を与えず、周期制御の同期精度を維持したまま、大きなサイズのパケット転送やスレーブ同士の非同期通信などの柔軟な通信を行うことができること。

【解決手段】 コントローラ 2 は、タイムスタンプ付加部 1 4 によって、グローバルタイマ 1 3 が示すグローバル時間を用いて制御周期タイマ 1 0 が指定した周期制御の同期タイミングを示すタイムスタンプを周期転送パケット 6 に付加し、デバイス 3 a, 3 b は、動作周期タイマ 1 1 a, 1 1 b の周期動作タイミング時に、送信された周期転送パケット 6 のタイムスタンプが示す周期制御の同期タイミング時間とグローバルタイマ 1 3 a, 1 3 b が示すグローバル時間との時間差を用いて動作周期タイマ 1 1 a, 1 1 b を周期制御に同期させる補正を行う。

【選択図】 図 9

出 願 人 履 歴 情 報

識別番号 [000006013]

1. 変更年月日 1990年 8月24日

[変更理由] 新規登録

住 所 東京都千代田区丸の内2丁目2番3号

氏 名 三菱電機株式会社